

## ISA96 V8/103

### Technische Beschreibung



**Bestellnummern:**

434.268400.000 2	ISA96 V8/103 mit AMD Geode LX800, 512MB, 4TE
434.268401.000 0	ISA96 V8/103 mit AMD Geode LX800, 512MB, 8TE
434.268402.000 8	ISA96 V8/103 mit AMD Geode LX800, 512MB, 2,5"-HD, 8TE
434.268410.000 8	AT96 V8/103 mit AMD Geode LX800, 512MB, 4TE
434.268411.000 6	AT96 V8/103 mit AMD Geode LX800, 512MB, 8TE
434.268412.000 4	AT96 V8/103 mit AMD Geode LX800, 512MB, 2,5"-HD, 8TE

Dokumentname: ISA96 V8103\_R14.doc  
Letzte Änderung: 20.04.2012

© 2012 by Janich & Klass Computertechnik GmbH, Wuppertal



# Inhaltsverzeichnis

1	Überblick .....	7
1.1	Die technischen Daten in Stichworten: .....	7
2	Konzeption der ISA96 V8/103 .....	9
3	Blockschaltbild der ISA96 V8/103 .....	10
4	Frontplatte .....	11
5	Lageplan für Steckverbinder und Jumper .....	11
6	Komponenten der ISA96 V8/103 .....	12
6.1	Prozessor .....	12
6.2	Blockschaltbild des AMD Geode LX800 .....	12
6.3	Hauptspeicher .....	13
6.4	Fast-Ethernet-Controller .....	13
6.5	Super-I/O Controller .....	13
6.5.1	Hardware-Monitor .....	14
6.6	CompactFlash .....	14
6.7	Flash-Disk .....	14
6.8	SCRAM .....	15
6.9	EEPROM .....	15
6.10	Watchdog .....	15
7	Jumper und LEDs .....	16
7.1	Jumper .....	16
7.2	LEDs .....	17
8	Schnittstellen .....	18
8.1	Tastatur- / Mausschnittstelle .....	18
8.2	USB-Schnittstellen .....	18
8.3	Seriell-Schnittstellen .....	18
8.3.1	RS232-Schnittstelle COM1 .....	19
8.4	Parallel-Schnittstelle .....	19
8.5	Monitor .....	20
8.6	Flachdisplay-Schnittstelle .....	20
8.7	IDE-Schnittstelle .....	21
8.7.1	Steckerbelegung der Standard-IDE-Schnittstelle .....	21
8.8	Rear-I/O .....	22
9	Videocontroller .....	22
9.1	Flachdisplaytyp .....	22
9.2	Video-BIOS .....	22
10	Ressourcenbelegung .....	23
10.1	I/O- und Memory-Adressbelegung .....	23
10.2	Interrupts .....	24
11	Systembus .....	25
11.1	Busbelegung ISA96-Variante .....	25
11.2	Busbelegung AT96-Variante .....	26
12	Stromversorgung der ISA96 V8/103 .....	26
13	BIOS .....	27
13.1	BIOS updaten .....	27
13.2	Power-On-Self-Test (POST) .....	27
13.2.1	Piep-Codes .....	27

13.3	BIOS-Setup .....	28
14	Technische Daten .....	39
14.1	Umgebungsbedingungen .....	39
15	Bestellinformationen .....	40
16	Anhang .....	41
16.1	Wissenswertes .....	41
16.1.1	USB-BIOS-Erweiterung .....	41
16.2	Bildschirmausgaben beim POST .....	42

## **Copyright**

© 2022 Janich & Klass Computertechnik GmbH. Alle Rechte vorbehalten. Gedruckt in Deutschland.

Die in dieser Dokumentation enthaltenen Informationen sind Eigentum der Janich & Klass Computertechnik GmbH. Ohne schriftliche Genehmigung der Janich & Klass Computertechnik GmbH begründen weder der Empfang noch der Besitz dieser Informationen irgendein Recht auf Reproduktion oder Veröffentlichung irgendwelcher Teile davon.

## **Warenzeichen**

Alle Produktnamen und Logos sind Warenzeichen oder eingetragene Warenzeichen der jeweiligen Eigentümer.

## **Haftungsausschluss**

Der Inhalt dieses Handbuches ist auf Übereinstimmung mit dem beschriebenen Produkt geprüft. Dennoch können Abweichungen nicht ausgeschlossen werden, so dass wir für die vollständige Übereinstimmung keine Gewähr übernehmen. Die Angaben in diesem Handbuch werden jedoch regelmäßig überprüft. Notwendige Korrekturen sind in den nachfolgenden Auflagen enthalten. Für Verbesserungsvorschläge sind wir dankbar.

Die Janich & Klass Computertechnik GmbH übernimmt keinerlei Haftung für Defekte, die direkt oder indirekt durch Fehler dieses Handbuches, Weglassen von Informationen oder durch Unstimmigkeiten zwischen Handbuch und Produkt entstanden sind.

## **Sicherheitshinweise**

- Diese Baugruppe darf auf keine andere Weise benutzt werden als in diesem Handbuch angegeben.
- Einbau, Inbetriebnahme und Wartung dieser Baugruppe dürfen ausschließlich durch qualifiziertes Personal erfolgen. Dieses Personal muss mit den Warnungen und Hinweisen dieses Handbuches vertraut sein.
- Qualifiziertes Personal im Sinne dieses Handbuches sind Personen, die mit Aufstellung, Montage, Inbetriebnahme und Betrieb dieser Baugruppe vertraut sind und über die ihren Tätigkeiten entsprechenden Qualifikation verfügen, wie z.B.
  - Ausbildung und Unterweisung bzw. Berechtigung, Stromkreise und Baugruppen bzw. Systeme gemäß den aktuellen Standards der Sicherheitstechnik ein- und auszuschalten, zu erden und zu kennzeichnen.
  - Ausbildung und Unterweisung gemäß den aktuellen Standards der Sicherheitstechnik in Pflege und Gebrauch angemessener Sicherheitsausrüstungen.
  - Schulung in Erster Hilfe.
- Bevor Sie diese Baugruppe in einen Baugruppenträger stecken, müssen Sie überprüfen, ob die erforderlichen Spannungen an den spezifizierten Steckverbinderpins vorhanden sind und ob die geforderten Ströme geliefert werden können.
- Vor jedem Wechsel von Baugruppen muss der Baugruppenträger ausgeschaltet werden.
- Diese Baugruppe enthält elektrostatisch gefährdete Bauteile. Elektrostatische Entladungen durch den menschlichen Körper o.ä. müssen daher unbedingt vermieden werden, z.B. durch vorheriges Berühren von geerdeten Metallteilen (Wasserleitung etc.). Das gilt insbesondere vor einem Wechsel der Baugruppe.
- Ziehen Sie nach jedem Wechsel von Baugruppen die Verriegelungsschrauben wieder fest.
- Schützen Sie diese Baugruppe vor Feuchtigkeit. Unter keinen Umständen dürfen leitfähige Gegenstände oder Flüssigkeiten an die Baugruppe gelangen.

- Betreiben Sie die Baugruppe nicht bei höheren Temperaturen als in dieser Beschreibung angegeben.
- Angeschlossene Kabel dürfen keiner Zugbelastung ausgesetzt werden.
- Setzen Sie die Baugruppe keinen starken Magnetfeldern aus, sonst droht Datenverlust auf der Festplatte.
- Die Baugruppe darf keinen starken Erschütterungen ausgesetzt werden, da diese die Festplatte zerstören können.
- Im Fall einer defekten Sicherung setzen Sie unbedingt eine neue des gleichen Typs ein, da andernfalls Brandgefahr besteht.
- Diese Baugruppe enthält eine Lithium-Batterie. **ACHTUNG!** Explosionsgefahr bei unsachgemäßem Auswechseln der Batterie. Die Batterie darf nur durch denselben oder einen von Janich & Klass empfohlenen Typ ersetzt werden. Verbrauchte Batterien sind entsprechend den jeweils gültigen gesetzlichen Bestimmungen zu entsorgen.
- Bei sichtbaren Beschädigungen an der Baugruppe schicken Sie diese bitte zur Reparatur zu Janich & Klass zurück. (Jede unautorisierte Reparatur kann zum Verlust der Garantie führen.)
- Versuchen Sie nicht, diese Baugruppe selbst zu reparieren. Wenden Sie sich bitte bei allen eventuellen Reparaturen direkt an Janich & Klass.
- Garantie-Reparaturen müssen von Janich & Klass direkt ausgeführt werden.

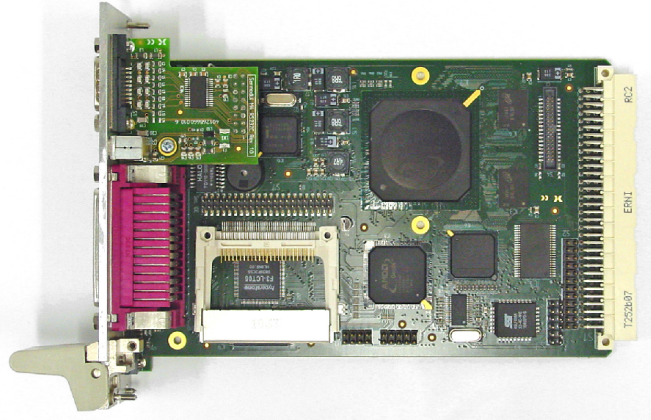
## History

Revision	Datum	Name	Änderungen	HW-Revision
1.0	27.06.2011	p.b	vorläufige Beschreibung	1.0
1.1	01.12.2011	p.b	Beschreibung zur Hardware Rev. 1.0	1.0
1.2	15.12.2011	p.b	Beschreibung zur Hardware Rev. 1.1	bis 1.1
1.3	02.03.2012	p.b	Angepasst an BIOS Rev. 1.4	bis 1.1
1.4	20.04.2012	p.b	Jumper J11 an COM1	ab 1.2

## 1 Überblick

Bei vielen industriellen CPU-Baugruppen steht nicht unbedingt eine hohe Taktfrequenz des Prozessors im Vordergrund, sondern eine möglichst niedrige Verlustleistung. Nur auf diese Weise können lüfterlose oder hermetisch geschlossene Steuerungssysteme gebaut werden.

Die neuentwickelte ISA96 V8/103 wurde speziell für solche Einsatzbedingungen ausgelegt. Sie ermöglicht es, Systeme der 500MHz-Klasse mit weniger als 5W Leistungsaufnahme zu betreiben, ohne dabei den engen Preisrahmen von Low-Cost-Anwendungen zu überschreiten.



Die Ausstattung dieser CPU-Baugruppe kann sich trotz des niedrigen Preises sehen lassen: Neben dem bis zu 512MB großen fest aufgelöteten Hauptspeicher findet sich ein integrierter Grafikkontroller, ein Ethernet-Controller, ein Watchdog, Laufwerksanschlüsse und diverse Schnittstellen für Peripheriegeräte auf der ISA96 V8/103.

Die Baugruppe ist durch die Verwendbarkeit von CompactFlash Speicherkarten als Massenspeicher sowie durch die Anschlußmöglichkeiten von Flachdisplays ideal für Embedded-Anwendungen geeignet. Besonderer Wert wurde auf die Langzeitverfügbarkeit der Baugruppe gelegt.

### 1.1 Die technischen Daten in Stichworten:

- ISA96/AT96 CPU-Karte in 3HE, 4TE oder 8TE
- Prozessor AMD Geode™ LX 800@0.9W mit folgenden Eigenschaften:
  - 32Bit Prozessor, Taktfrequenz 500MHz, 64KB/128KB On-Chip L1/L2-Cache, x86 kompatible Ultra-Low-Power Architektur
  - North- und Southbridge, 400MHz DDR Memory-Controller
  - 2D Grafikkontroller mit Anschlussmöglichkeiten für Flachdisplays mit bis zu 1600x1200 Bildpunkten
- 512MByte fest aufgelötetes Mobile-DDR-SDRAM
- Fast-Ethernet Controller 100Base-TX/10Base-T mit RJ45-Buchse auf der Frontplatte
- Hardware-Monitor zur Überwachung von Temperaturen und Versorgungsspannungen
- AWARD/Phoenix-BIOS sowie VGA-BIOS im 1MByte Flash-EPROM
- BIOS bootet von Festplatte, Flash und USB
- Kopie des BIOS-Setup im EEPROM
- On-Board CompactFlash-Sockel und On-Board 512MB Flash-Disk an IDE Schnittstelle
- 44pol. 2mm-Pfostenleiste für 2,5"-Laufwerk ebenfalls an IDE Schnittstelle
- 1MByte batteriegepufferte SRAM-Disk
- Eine AT-kompatible serielle Schnittstelle mit 16 Byte FIFO (fest als RS232C Schnittstelle verdrahtet)
- Eine USB-2.0-Schnittstelle auf der Frontplatte
- Tastatur- und PS/2-Mausanschluss über eine Mini-DIN-Buchse auf der Frontplatte (über Y-Kabel)
- abschaltbarer Watchdog, Triggerzeit zwischen 0,25s und 32s einstellbar
- Anschluß für interne Tastatur, Maus, USB, Speaker auf Pfostenleiste oder Rear-I/O-Adapter
- LED-Anzeigen auf der Frontplatte: "Run", "DD" und "GP", sowie 2 LEDs für Ethernet

- 3HE-Baugruppe mit Frontplatte 4TE,  
Maße der Platine 100mm x 160mm x 20,3mm
- Betriebstemperatur 0-70°C, relative Feuchte 10-90% nicht kondensierend
- Benötigte Versorgungsspannungen: +5V (typ. 1,0A)

**Zusätzlich in der 8TE-Version:**

- Parallel-Schnittstelle (ECP, EPP, SPP) auf der Frontplatte
- Pfosten für zweite Seriell- und USB-Schnittstelle auf der Frontplatte als auswechselbares kurzes Seriell-Modul (RS232C+USB oder RS485/422 Opto+USB oder 3fach USB-Hub)
- Optional fest montierte 2,5"-Festplatte an IDE Schnittstelle
- 3HE-Baugruppe mit Frontplatte 8TE,  
Maße der Platine 100mm x 160mm x 40,6mm



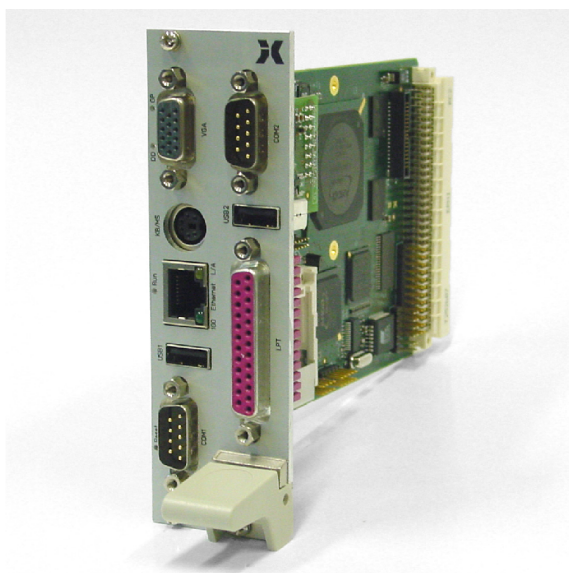


## 2 Konzeption der ISA96 V8/103

Bei der Entwicklung der ISA96 V8/103 standen folgende Aspekte im Vordergrund:

- Weitestgehende Abwärtskompatibilität zu bisherigen P5- und V5-CPU-Baugruppen.
- Verbesserte Performance und Speicherausstattung.
- Simple passive Kühlung sowie erweiterter Temperaturbereich.
- Flexibilität in Bezug auf die Schnittstellen-Ausstattung.
- Kostengünstiges Design und industriegerechte Grundausstattung der Baugruppe.

Die Baugruppe besteht hauptsächlich aus der Grundplatine im Einfach-Eurokarten-Format mit fest aufgelötetem Prozessor und Speicher. Um die ISA96 V8/103 auch in vorhandenen ISA96/AT96-Systemen einsetzen zu können, ist für Tastatur und Maus ein gemeinsamer Mini-DIN-Steckverbinder vorgesehen. Ebenfalls vorhanden sind Steckverbinder für eine oder zwei COM-Schnittstellen, einen Analog-Monitor und (in der 8TE-Version) für eine parallele Schnittstelle. Dank der extrem niedrigen Leistungsaufnahme reicht zur Kühlung des Prozessors ein relativ kleiner Kühlkörper, ein Lüfter ist nicht notwendig.



Version 8TE-Standard

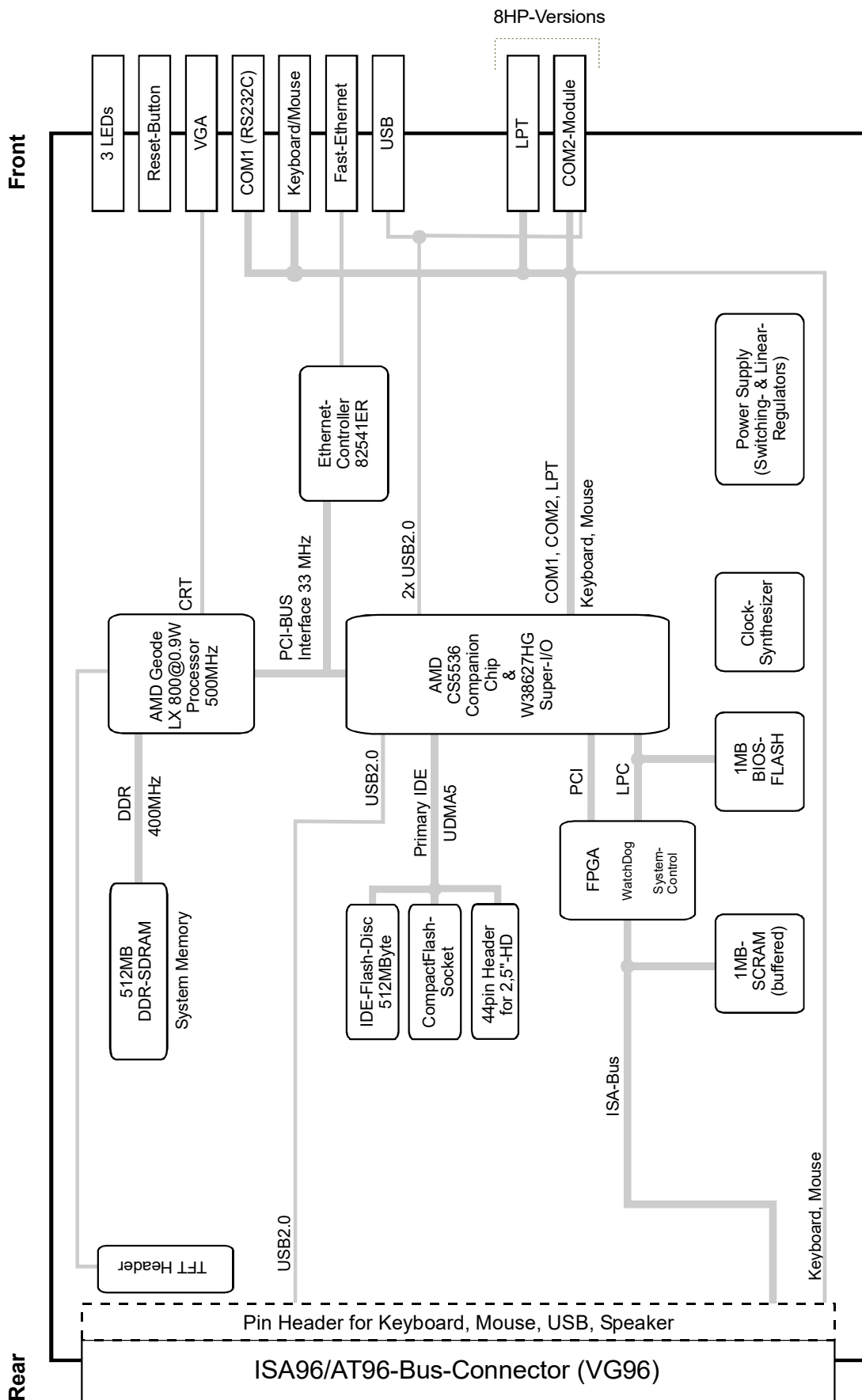


Version 8TE mit 2,5"-HD

Zur Grundausstattung der ISA96 V8/103 gehört ein Compact-Flash-Sockel zur Aufnahme von CompactFlash-Speicherkarten als IDE-Laufwerk. Die eingesteckten CF-Karten werden mechanisch durch die Führungsschiene des Baugruppenträgers verriegelt. Ein 2,5"-Laufwerk kann in den 8TE-Versionen mit Hilfe des "V8/103 HD-Adapters" fest montiert werden. Zur nichtflüchtigen Speicherung von Prozessdaten oder Ähnlichem steht eine batteriegepufferte 1MByte große SRAM-Disk zur Verfügung.

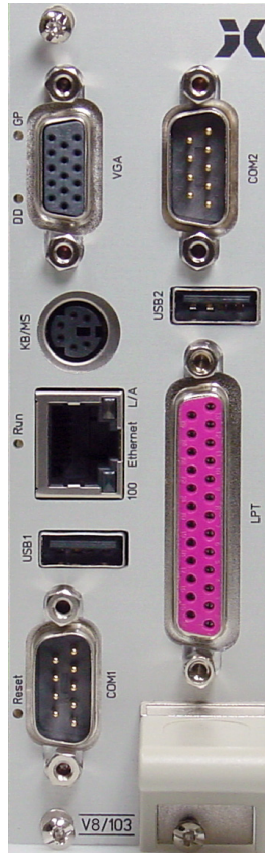
Schon in der 4TE-Version wird die Frontplatte der ISA96 V8/103 optimal mit Steckverbindern für VGA, Tastatur/Maus, Ethernet, USB und COM1 ausgenutzt. Drei LEDs und ein Reset-Taster sind ebenfalls vorhanden. Die 8TE-Standard-Version bietet zusätzlich noch Platz für ein aufsteckbares Seriell-Modul (COM2, USB) und für einen Parallelport (LPT).

**3 Blockschaltbild der ISA96 V8/103**

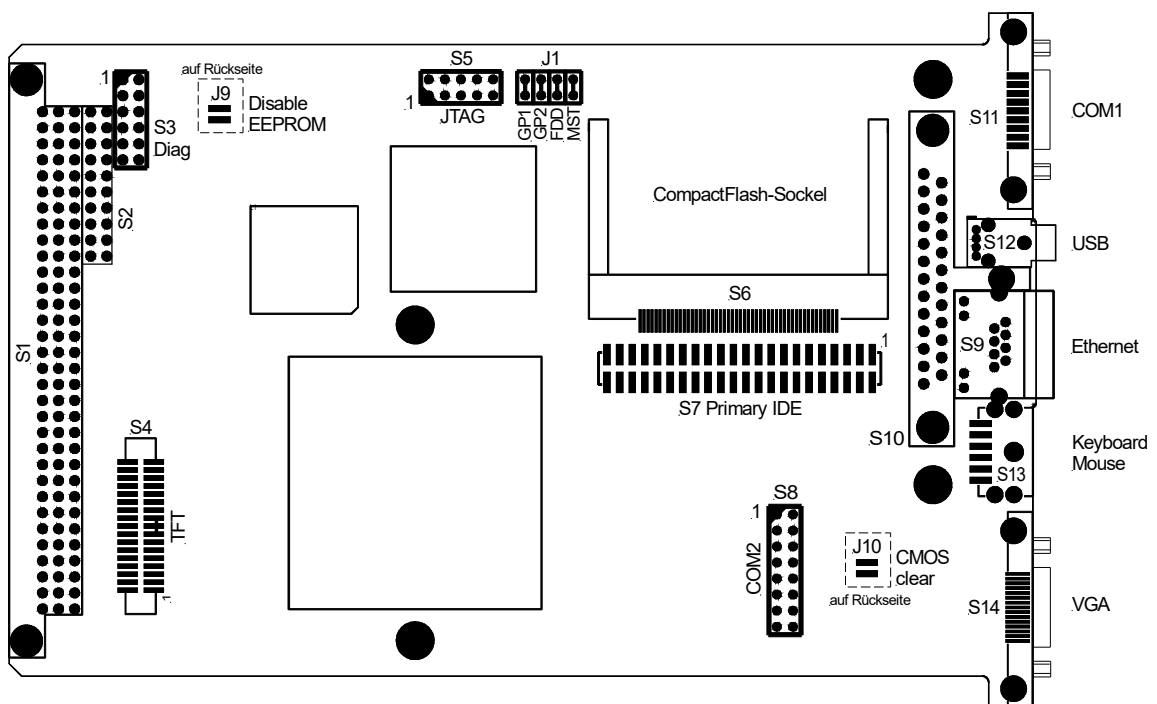


#### 4 Frontplatte

Im nachfolgenden Bild ist die vollständig ausgebaute Frontplatte der 8TE-Version dargestellt.



#### 5 Lageplan für Steckverbinder und Jumper



## 6 Komponenten der ISA96 V8/103

### 6.1 Prozessor

Auf der ISA96 V8/103 kommt ein Geode LX 800@0.9W der Firma AMD zum Einsatz. Dieser stromsparende embedded-Prozessor enthält neben dem Prozessor Kern noch einen DDR-Speichercontroller und einen Grafikcontroller. Zusammen mit dem Companion-Chip CS5536 und einem Fast-Ethernet-Controller entsteht ein äußerst kompaktes x86-kompatibles System für anspruchsvolle embedded-Anwendungen.

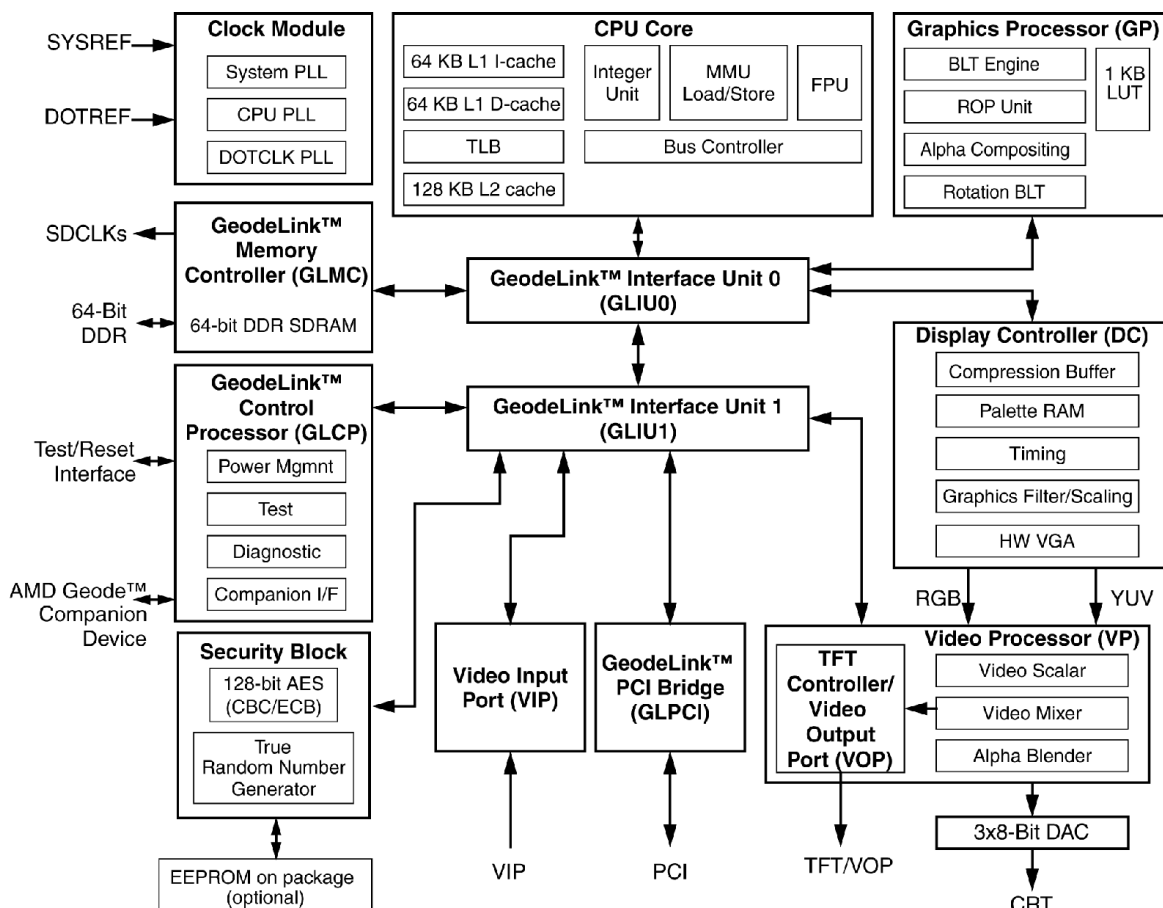


Eine der wichtigsten Eigenschaften des fest aufgelöteten 500MHz-Prozessors ist die extrem niedrige Verlustleistung von unter zwei Watt. Das Gesamtsystem liegt mit seiner Leistungsaufnahme bei etwa 5W, dadurch ist der Aufbau von Lüfterlosen oder sogar hermetisch geschlossenen Systemen mit der ISA96 V8/103 problemlos möglich.

Versionen mit höherem Systemtakt (600MHz) oder mit erweitertem Temperaturbereich sind auf Anfrage erhältlich.

### 6.2 Blockschaltbild des AMD Geode LX800

Das folgende Blockschaltbild zeigt die Komponenten, die auf dem AMD Geode LX800 bereits integriert sind. Zum Aufbau eines x86 kompatiblen Rechnersystems sind neben dem Companion-Chip und dem Ethernet-Controller nur noch wenige zusätzliche Bauteile notwendig.



### 6.3 Hauptspeicher

Auf der ISA96 V8/103 ist bereits 512MByte Mobile-DDR-SDRAM fest aufgelötet. Eine Erweiterung des Hauptspeichers durch Speichermodule ist nicht möglich.

### 6.4 Fast-Ethernet-Controller

Der ISA96 V8/103 verfügt über einen On-Board Gigabit-Ethernet-Controller 82541ER, welcher jedoch nur im Fast-Ethernet-Modus für 10Base-T und 100Base-TX Netzwerke betrieben wird. Die RJ45-Buchse zum Anschluss eines Standard-Twisted-Pair-Netzwerk-kabels (Cat.5 oder besser) ist über die Frontplatte erreichbar.

#### **Allgemeine Eigenschaften**

- Integriertes 10Base-T- und 100Base-TX-Interface
- Auto-Negotiation für Geschwindigkeit, Duplex und Flow-Control
- Erfüllt die Anforderungen gemäß IEEE 802.3u und IEEE 802.3x
- Full-Duplex-Betrieb bei 10Mbps/100Mbps
- Interne FIFOs für Rx und Tx
- 2 LEDs an der RJ45-Buchse zur Kontrolle der Netzwerkaktivitäten
- Umfangreiche Treibersoftware für diverse Plattformen

#### **Status-LEDs**

Der Ethernet-Controller steuert 2 LEDs "100" (grün) und "L/A" (gelb), die auf der Frontplatte direkt in der RJ45-Buchse "Ethernet" zu finden sind. Diese LEDs liefern Informationen über Zustand und Aktivität des Netzwerks und des Controllers:

**100 (grün):** "100Base-TX" - diese LED leuchtet, wenn der Controller im 100MBaud-Modus arbeitet. Andernfalls befindet sich der Controller im 10Base-T-Modus. Die Erkennung und Umschaltung auf den vorliegenden Netzwerk-Typ erfolgt automatisch.

**L/A (gelb):** "Link/Activity" - diese LED leuchtet, solange eine einwandfreie Netzwerkverbindung besteht. Bei Netzwerkaktivitäten verlischt diese LED im Rhythmus der gesendeten bzw. empfangenen Datenpakete.

### 6.5 Super-I/O Controller

Der Super-I/O-Controller W73627HG der ISA96 V8/103 stellt zwei Seriell-Schnittstellen, eine Parallel-Schnittstelle, einen Floppy-Controller, einen PS/2 Tastatur- und Mauscontroller, einen Hardwaremonitor und mehrere GPIO-Pins zur Verfügung. Auf der ISA96 V8/103 wird jedoch der Floppy-Controller nicht genutzt.

### 6.5.1 Hardware-Monitor

Zur Überwachung der Versorgungsspannungen, der Temperaturen und eines Lüfters ist im Super-I/O-Controller der ISA96 V8/103 ein Hardware-Monitor integriert. Die im BIOS-Setup im Untermenü "PC Health Status" dargestellten Messwerte werden aus diesem Baustein ausgelesen.

Es können folgende Messwerte abgerufen werden:

- Versorgungsspannungen: CPU-Core-Spannung, 1,8V, 2,5V, 3,3V, 5V, 12V und  $V_{\text{Bat}}$
- Temperaturen: Umgebungstemperatur und CPU-Temperatur
- Lüfter: Lüfterdrehzahl Systemlüfter (Anschluß über Rear-I/O-Adapter)

Der Hardware-Monitor kann über spezielle I/O-Adressen (via LPC-Bus) angesprochen werden. Die folgende Tabelle fasst die Zugangsmöglichkeiten zum Hardware-Monitor zusammen:

Bus	Adresse	Beschreibung	Bemerkungen
LPC	2Eh/2Fh	Super-I/O Konfigurationsregister	Index/Data
LPC	295h/296h (1)	Hardware-Monitor Konfigurationsregister	Index/Data

#### **Anmerkungen:**

- (1) Die I/O-Adresse ist einstellbar über das Super-I/O Konfigurationsregister CR60/CR61 des logischen Devices B.

Eine ausführliche Beschreibung aller Register des Hardware-Monitors ist im Datenblatt W83627HG des Herstellers Nuvoton zu finden: <http://www.nuvoton.com>

### 6.6 CompactFlash

Die ISA96 V8/103 verfügt über einen Steckplatz für eine CompactFlash-Speicherkarte. Die Karte wird im True-IDE Modus betrieben und ist ein Master-Device an der primären PATA-Schnittstelle. Die eingesteckten CompactFlash-Karten werden mechanisch durch die Führungsschiene des Baugruppenträgers verriegelt.

**Achtung:** Da die IDE-Schnittstelle nur den Anschluß von zwei Devices (Master und Slave) erlaubt, muss bei Verwendung einer CompactFlash-Speicherkarte entweder die On-Board Flash-Disk abgeschaltet werden, oder aber der IDE-Steckverbinder S6 frei bleiben, siehe Kapitel 8.7.

### 6.7 Flash-Disk

Bereits in der Grundausstattung ist die ISA96 V8/103 mit einer 256MByte großen Flash-Disk bestückt. Diese kann wie ein ganz normales Festplattenlaufwerk verwendet werden, von dem auch gebootet werden kann. Als Bestückungsoption sind auch größere Flash-Disks realisierbar.

**Achtung:** Da die IDE-Schnittstelle nur den Anschluß von zwei Devices (Master und Slave) erlaubt, muss bei Verwendung der Flash-Disk entweder der CompactFlash-Steckplatz oder der IDE-Steckverbinder S6 frei bleiben, siehe Kapitel 8.7.



## 6.8 SCRAM

Auf der ISA96 V8/103 befindet sich zusätzlich zum DDR-Hauptspeicher ein 1MByte großes statisches CMOS-RAM (SCRAM), dessen Inhalt durch die interne Lithium-Batterie gepuffert wird. Das SCRAM kann auf zwei verschiedene Arten genutzt werden:

**linear:** Das SCRAM wird ganz oder teilweise direkt in den Memory-Adressbereich zwischen D0000h und EFFFFh eingeblendet. Die benötigte Größe und die Startadresse lassen sich im BIOS-Setup auf der Seite "Special Features" unter dem Menüpunkt "On-Board Static RAM" einstellen. Selbstverständlich darf der eingestellte Adressbereich nicht von anderen Karten belegt sein.

**geschaltet:** Das SCRAM ist in dieser Betriebsart in 16KByte große Blöcke zerlegt, wovon immer nur ein Block in den Memory-Adressbereich zwischen CC000h und EFFFFh eingeblendet wird. Über einen I/O-Port kann die Nummer des einzublendenden Blockes angegeben werden. Die Startadresse des 16KByte-Bereiches ist im BIOS-Setup auf der Seite "Special Features" unter dem Menüpunkt "On-Board Static RAM" einstellbar. Diese Betriebsart ist kompatibel zur EPROM-Disk der bisherigen ISA96 CPU-Karten.

## 6.9 EEPROM

Auf der ISA96 V8/103 befindet sich ein 512Byte großes EEPROM. Es enthält normalerweise ein 1:1-Abbild der im Standard-CMOS-RAM gespeicherten Setup-Parameter. Sollte die Batterie einmal ausfallen, so werden die Daten im Standard-CMOS-RAM ungültig. Das BIOS der ISA96 V8/103 liest nun die zuletzt im EEPROM gespeicherten Parameter und schreibt sie ins Standard-CMOS-RAM zurück. Dadurch kann der Rechner auch trotz eines Batterieausfalls ohne Benutzereingriff noch booten. In einem solchen Fall sind jedoch Datum und Uhrzeit wahrscheinlich falsch und entsprechend zu korrigieren.

Soll verhindert werden, dass im Fall ungültiger CMOS-Daten automatisch der Inhalt aus dem EEPROM ins Standard-CMOS-RAM kopiert wird, ist der Jumper **J9** während des Bootens zu brücken (dies ist nur für den seltenen Fall sinnvoll, dass im EEPROM unsinnige Daten stehen). Im Setup müssen dann alle Einstellungen neu durchgeführt und im Standard-CMOS-RAM abgespeichert werden.

## 6.10 Watchdog

Die ISA96 V8/103 verfügt über einen Watchdog, der einen Hardware-Reset auslöst, wenn er vom laufenden Programm nicht innerhalb einer bestimmten Zeit periodisch getriggert wird. Die Sicherheit des Gesamtsystems kann so deutlich verbessert werden.

Im BIOS-Setup lassen sich auf der Seite "Special Features" unterschiedliche Triggerzeiten von 250ms bis zu 32s einstellen. Dort lässt sich der Watchdog auch komplett abschalten. Damit das System überhaupt booten kann, wird der Watchdog erst dann aktiv, nachdem er zum ersten Mal getriggert wurde.

### **Triggern des Watchdogs:**

Wie bereits erwähnt, wird der Watchdog erst dann aktiv, wenn er zum ersten Mal getriggert wird.

Dies geschieht folgendermaßen:

- Auf I/O-Register 45h den Wert 55h schreiben
- Auf I/O-Register 46h einen Wert  $\neq 55h$  schreiben (der Wert 55h löst einen sofortigen Reset der ISA96 V8/103 aus).

## Konfiguration des Watchdogs:

Der Watchdog lässt sich auch per Software bezüglich seiner Triggerzeiten konfigurieren sowie an- und wieder abschalten (damit werden die im BIOS-Setup vorgenommenen Einstellungen überschrieben).

Konfigurationsregister **WDCONF** (Index 11):

D7	D6	D5	D4	D3	D2	D1	D0
-	-	-	-	WDT2	WDT1	WDT0	ENWD
-	-	-	-	r/w	r/w	r/w	r/w

WDT2...0: Diese Bits bestimmen die Zeitkonstante des Watchdogs.

0h: 0,25s	1h: 0,5s
2h: 1,0s	3h: 2,0s
4h: 4,0s	5h: 8,1s
6h: 16,1s	7h: 32,2s

ENWD: Durch Setzen dieses Bits wird der Watchdog scharf geschaltet. Mit dem nächsten Schreibzugriff auf das Konfigurationsregister WATCHDOG (s.u.) startet dann der Zähler mit der hier eingestellten Zeitkonstante.

Dieses Konfigurationsregister WDCONF beschreibt man wie folgt:

- Auf I/O-Register 45h den Wert 11 schreiben (nicht 11h !)
- Auf I/O-Register 46h den gewünschten Wert für WDCONF schreiben.

## 7 Jumper und LEDs

### 7.1 Jumper

Auf der ISA96 V8/103 befinden sich diverse Löt- und Steckbrücken (Jumper), mit deren Hilfe die Baugruppe an unterschiedlichen Konfigurationen angepasst werden kann. Die folgende Tabelle zeigt eine Übersicht über die vorhandenen Jumper:

Jumper	Funktion	Beschreibung
J10	Clear CMOS	Ein kurzes Brücken dieses Jumpers (1...2s) löscht das CMOS-RAM
J1 GP1	GP-Jumper1	Universeller Jumper am GP_JMP1-Pin des LCAs: offen: GP_JMP1 ist high geschlossen: GP_JMP1 ist low
J1 GP2	GP-Jumper2	Universeller Jumper am GP_JMP2-Pin des LCAs: offen: GP_JMP2 ist high geschlossen: GP_JMP2 ist low
J9	Disable EEPROM	verhindert das Auslesen des EEPROMs, falls geschlossen
J1 FDD	Disable FLASH-Disk	Diese beiden Jumper dienen der Konfiguration der Devices an der IDE-Schnittstelle, siehe Kapitel 8.7
J1 MST	IDE-Master	
J11	COM1 RI 5V	legt +5V auf Pin 9 (RI) von COM1 zur Versorgung von externer Peripherie (max. 100mA)



## 7.2 LEDs

Auf der ISA96 V8/103 befinden sich, abgesehen von den LEDs an der Netzwerkbuchse, noch 3 weitere LEDs auf der Frontplatte:

- RUN (blau):** Diese LED signalisiert das Booten des Systems.
- DD (grün):** Diese LED zeigt Zugriffe auf die IDE-Schnittstelle an.
- GP (gelb):** Die Bezeichnung GP steht für "General Purpose". Die Funktion dieser LED kann im BIOS-Setup (Special Features) eingestellt werden.

Die folgende Tabelle zeigt die Funktionen dieser drei LEDs vom Einschalten der Baugruppe bis hin zum Start des Betriebssystems:

Betriebszustand	RUN	DD	GP
Powergood-Signal (PWROK) passiv, 3,3V-Versorgung <u>nicht</u> OK. <i>Fehlerursache: Schaltregler 3,3V oder Überlast/Kurzschluß</i>	OFF	OFF	OFF
Powergood-Signal (PWROK) passiv normale Dauer: ca. ½ s <i>Fehlerursache, wenn statisch: Schaltregler Überlast/Kurzschluß</i>	OFF	OFF	ON
Powergood-Signal ok, aber /PCI-RESET-Signal aktiv normale Dauer: ca. 0,1s <i>Fehlerursache, wenn statisch: Clocks oder Chipsatz</i>	ON	ON (*1) OFF (*2)	OFF
/PCI-RESET-Signal high, CPU startet POST. normale Dauer: ca. 3-4s <i>Fehlerursache, wenn statisch: CPU, FWH, Clocks, Speicher</i>	ON	ON	OFF
BIOS beginnt FPGA zu laden. normale Dauer: ca. 2s <i>Fehlerursache, wenn statisch: FPGA</i>	ON	ON (*1) OFF (*2)	OFF
FPGA ist geladen, POST wird fortgesetzt. normale Dauer: ca. 3-4s <i>Fehlerursache, wenn statisch: IDE</i>	blinkt (1Hz)	ON (*1) OFF (*2)	OFF ON (*3)
IDE-Laufwerke werden initialisiert. normale Dauer: ca. 1-2s <i>Fehlerursache, wenn statisch: IDE, Interrupts</i>	blinkt (1Hz)	blinkt bei Zugriff	OFF ON (*3)
BIOS POST beendet, Betriebssystem wird gestartet.	ON	blinkt bei Zugriff	OFF ON (*3)

(\*1): IDE Slave-Laufwerk vorhanden (normalerweise Onboard-Flash)

(\*2): IDE Slave-Laufwerk nicht vorhanden / disabled (z.B. Jumper auf J1 FDD)

(\*3): Abhängig von BIOS-Setup-Einstellungen für "General Purpose LED"

## 8 Schnittstellen

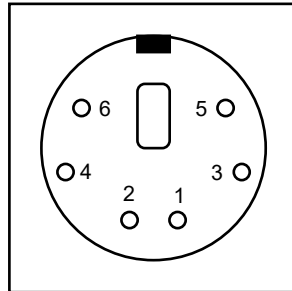
### 8.1 Tastatur- / Mausschnittstelle

In die Frontplatte der ISA96 V8/103 ist eine 6polige Mini-DIN-Buchse eingebaut. Hier kann eine Standard-Tastatur mit PS/2-Stecker angeschlossen werden.

An zwei von der Tastatur unbenutzten Pins der Mini-DIN-Buchse sind die Signale der PS/2-Maus-Schnittstelle gelegt. Mit Hilfe von im Fachhandel erhältlichen sogenannten „Y-Kabeln“, welche die Signale von Maus- und Tastatur-Schnittstelle auf zwei getrennten Mini-DIN-Buchsen bereitstellen, lassen beide Geräte gleichzeitig betreiben.

Pinbelegung der Mini-DIN-Buchse (Draufsicht):

- 1 KB-Data
- 2 MS-Data
- 3 GND
- 4 +5V
- 5 KB-CLK
- 6 MS-CLK



### 8.2 USB-Schnittstellen

Die ISA96 V8/103 hat auf der Frontplatte eine USB 2.0-Schnittstelle zum Anschluss von Peripheriegeräten. Eine weitere USB 2.0-Schnittstelle ist mit entsprechenden Seriell-Modulen für COM2 nutzbar. Eine dritte Schnittstelle steht über einen Rear-I/O-Adapter zur Verfügung. Die USB-Schnittstellen entsprechen der USB-Spezifikation 2.0 und lassen somit Übertragungsraten von 480MBit/s zu. USB-Geräte sind "hot-plug"-fähig, d.h. sie dürfen im Betrieb an die ISA96 V8/103 an- oder abgesteckt werden. USB-Tastaturen und -Mäuse werden vom BIOS unterstützt (soweit dies im BIOS-Setup aktiviert wird), so dass diese auch z.B. unter DOS genutzt werden können.

Zum Schutz der Baugruppe ist bei der USB-Schnittstelle auf der Frontplatte die Stromabgabe durch eine elektronische Sicherung auf ca. 1A begrenzt.

### 8.3 Seriell-Schnittstellen

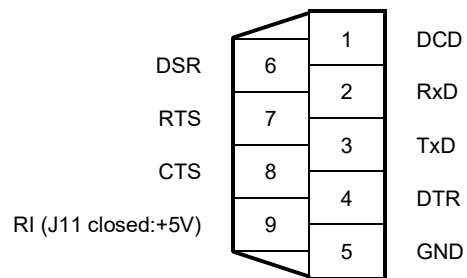
Die ISA96 V8/103 besitzt zwei Seriell-Schnittstellen mit je 16Byte FIFO (16550 kompatibel). Die erste Schnittstelle (COM1) ist fest als RS232C ausgeführt. Die zweite Schnittstelle COM2 ist für ein kurzes Seriell-Treibermodul reserviert (nur 8TE-Varianten).

Im Normalfall sind die beiden Seriell-Schnittstellen im BIOS-Setup als COM1/COM2 konfiguriert. Sollte jedoch auf einer externen Schnittstellenkarte bereits COM1/COM2 vorhanden sein, so müssen die beiden Seriell-Schnittstellen auf der ISA96 V8/103 im BIOS-Setup manuell als COM3/COM4 eingestellt werden.

Genauere Angaben zu den Seriell-Treibermodulen finden sich in den dazugehörigen Technischen Beschreibungen. Die aktuelle Janich & Klass Preisliste gibt Auskunft darüber, welche Treibermodule und Adapter zur Zeit erhältlich sind.

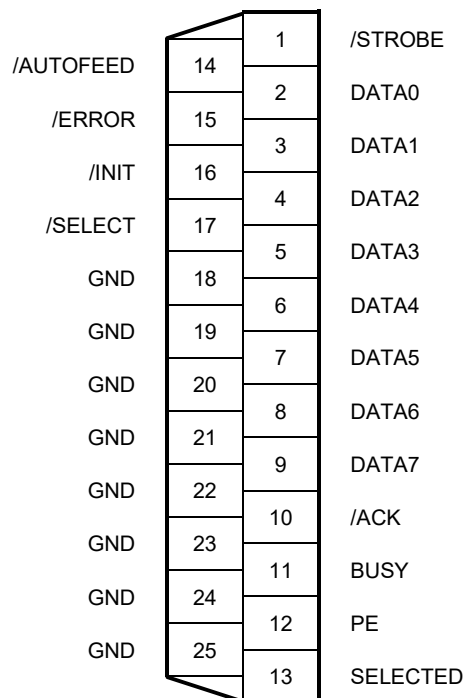
### 8.3.1 RS232-Schnittstelle COM1

9pol. Sub-D-Stecker **COM1** (S11)



### 8.4 Parallel-Schnittstelle

25pol. Sub-D-Buchse **LPT** (S10)



Die Parallel-Schnittstelle ist kompatibel zu ECP, EPP, PS/2, SPP und IEEE1284.

## 8.5 Monitor

An die ISA96 V8/103 kann ein Analog-Monitor über die VGA-kompatible 15polige HD-Buchse an der Frontplatte angeschlossen werden. Die folgende Tabelle zeigt die Pinbelegung:

15pol. Sub-D-Stecker **VGA** (S14)

1	Rot	75Ω 0,7V
2	Grün	75Ω 0,7V
3	Blau	75Ω 0,7V
4	-	
5	Digital-GND	
6	Analog-GND	
7	Analog-GND	
8	Analog-GND	
9	-	
10	Digital-GND	
11	-	
12	DDC-Data	TTL
13	HSYNC	TTL
14	VSYNC	TTL
15	DDC-Clock	TTL

## 8.6 Flachdisplay-Schnittstelle

34pol. Pfostenleiste **S4**

	1	2	
GND	3	4	CLK
HSYNC	5	6	VSYNC
GND	7	8	R0
R1	9	10	R2
R3	11	12	R4
R5	13	14	GND
G0	15	16	G1
G2	17	18	G3
G4	19	20	G5
GND	21	22	B0
B1	23	24	B2
B3	25	26	B4
B5	27	28	GND
DE	29	30	+3,3V (max. 500mA)
+3,3V (max. 500mA)	31	32	R/L
U/D	33	34	

## 8.7 IDE-Schnittstelle

Auf der ISA96 V8/103 befindet sich eine high performance IDE Schnittstelle, welche im Modus "UDMA-5" Übertragungsraten von 100MBytes/Sek. bietet.

An diese IDE-Schnittstelle sind ein CompactFlash-Sockel, ein Flash-Disk-Controller und die 44pol. Pfostenleiste **S7** angeschlossen. An letztere kann über ein Flachbandkabel eine 2,5"-Festplatte angeschlossen werden, welche fest mit der ISA96 V8/103 verschraubt wird.

**Achtung:** Die IDE-Schnittstelle erlaubt nur den Anschluß von zwei Devices (Master und Slave), das jeweils dritte Device auf der ISA96 V8/103 muß dementsprechend unbenutzt bleiben!

Die folgende Tabelle zeigt die erlaubten Kombinationen:

Master	Slave	drittes Device	J1 FDD	J1 MST
CompactFlash	2,5" Festplatte an S7	FlashDisk disabled	geschlossen	offen
2,5" Festplatte an S7	FlashDisk	CompactFlash entfernt	offen	offen
CompactFlash	FlashDisk	keine Festplatte an S4	offen	offen
FlashDisk	CompactFlash	keine Festplatte an S4	offen	geschlossen

### 8.7.1 Steckerbelegung der Standard-IDE-Schnittstelle

#### 44pol. Pfostenleiste **S7**

/RESET	1	2	GND
SD7	3	4	SD8
SD6	5	6	SD9
SD5	7	8	SD10
SD4	9	10	SD11
SD3	11	12	SD12
SD2	13	14	SD13
SD1	15	16	SD14
SD0	17	18	SD15
GND	19	20	
DRQ	21	22	GND
/IOW	23	24	GND
/IOR	25	26	GND
IRDY	27	28	GND
/DACK	29	30	GND
IRQ	31	32	
SA1	33	34	/DIAG
SA0	35	36	SA2
/CS0	37	38	/CS1
/HDLED	39	40	GND
+5V (max. 1A)	41	42	+5V (max. 1A)
GND	43	44	

## 8.8 Rear-I/O

Die 24pol. Pfostenleiste **S2** ist zum rückseitigen Anschluß von geräteinterner Peripherie (Rear-I/O) vorgesehen. Über ein gemeinsames Flachbandkabel können hier je eine PS/2-Tastatur, eine PS/2-Maus, ein USB-Gerät, ein Lautsprecher, ein Reset-Taster und das Drehzahlsignal eines Gerätelüfters angeschlossen werden.

24pol. Pfostenleiste **S2**

	1	2	RIO_VER2
RIO_VER1	3	4	RIO_VER0
Keyboard enable	5	6	GND
Keyb DATA R	7	8	Keyboard CLK R
+5V (max. 500mA)	9	10	Keyboard DATA FP
Keyb CLK FP	11	12	+3,3V (max. 100mA)
USB-	13	14	+5V (max. 500mA)
USB+	15	16	GND
Speaker	17	18	FAN ext. RPM
Reset#	19	20	
GND	21	22	Maus CLK
+5V (max. 500mA)	23	24	Maus DATA

## 9 Videocontroller

Der AMD Geode LX800 enthält einen hochintegrierten Videocontroller mit 2D Beschleuniger. Der Controller nutzt die "Unified Memory Architektur" (UMA), bei der bis zu 8MByte des schnellen DDR Hauptspeichers für den Videocontroller reserviert werden.

Grundsätzlich ist auf jeder ISA96 V8/103 die DSUB-Buchse **VGA** auf der Frontplatte vorhanden, hier lassen sich handelsübliche Röhren-Monitore bzw. analoge Flachdisplay-Monitore anschließen. Soll darüber hinaus ein digitales (Flach-)Display angeschlossen werden, benötigen Sie ein passendes Adapterkabel für den TFT-Anschlußstecker **S4**.

Bitte wenden Sie sich bei Bedarf an Janich & Klass, um weitere Details abzuklären.

### 9.1 Flachdisplaytyp

Falls ein Flachdisplay an die ISA96 V8/103 angeschlossen werden soll, so muss vorher im BIOS-Setup auf der Seite "Advanced Chipset Features" der Typ des Displays richtig eingestellt werden.

**Achtung: Diese Einstellung ist kritisch! Eine falsche Einstellung kann zur Zerstörung des angeschlossenen Flachbildschirms führen!**

### 9.2 Video-BIOS

Das Video-BIOS der ISA96 V8/103 ist voll kompatibel zum Standard IBM VGA BIOS und zu den Interrupt 10h Video Service Funktionen. Es ist speziell optimiert für den S3-Videocontroller der ISA96 V8/103, bietet diverse Extended Video- und Grafikmodi und unterstützt die VESA-Standards VBE 2.0, DPMS, DDC-2b und EDID 1 & 2.

In der Standard-Version der ISA96 V8/103 hat das Video-BIOS eine Größe von 64Kbyte und belegt den Speicherbereich C0000h - CFFFFh (!). Der bei vielen anderen Systemen freie Speicherbereich von C8000h - CF000h steht hier also nicht zur Verfügung.

## 10 Ressourcenbelegung

### 10.1 I/O- und Memory-Adressbelegung

Im **I/O-Adressraum** von 0000h bis FFFFh belegt die ISA96 V8/103 die folgenden Adressen:

Adresse	Funktion
0000h-000Fh	DMA-Controller
0020h-0021h	Master Interrupt-Controller
0022h-0023h	GPIO Index-/Dataregister
0040h-0043h	Timerbaustein
0044h-0047h	V8/103 Konfigurationsport
0060h-0064h	Tastaturcontroller
0065h-006Dh	Watchdog
0070h-0071h	Echtzeituhr & CMOS-RAM
0080h	Diagnoseanzeige
0081h-008Fh	DMA-Controller
0092h	Systemstatusbits (Port A)
00A0h-00A1h	Slave Interrupt-Controller
00B2h	SMM Register
00C0h-00DFh	DMA-Controller
00E0h-00EFh	DOS 4Gpage Register
01F0h-01F7h	Primary IDE
0278h-027Fh	LPT2 (falls im BIOS-Setup eingestellt)
02E8h-02EFh	COM4 (falls im BIOS-Setup eingestellt)
02F8h-02FFh	COM2 (falls im BIOS-Setup eingestellt)
0378h-037Fh	LPT1 (falls im BIOS-Setup eingestellt)
03E8h-03EFh	COM3 (falls im BIOS-Setup eingestellt)
03F8h-03FFh	COM1 (falls im BIOS-Setup eingestellt)
0480h-048Fh	DMA-Controller
0490h-0499h	Instruction Counter Register
04D0h-04D1h	Interrupt-Controller
0CF8h-0CFFh	PCI Konfigurationsport

Der **MEMORY-Adressraum** ist wie folgt aufgeteilt:

0h - 9FFFh	640KByte	DOS Application Area
A0000h - BFFFFh	128KByte	Video Buffer
C0000h - CFFFFh	64KByte	Video-BIOS
D0000h - EFFFFh	128KByte	Adapter Area (*1)
F0000h - FFFFFh	64KByte	System BIOS
100000h - 3FFFFFFFh	1GByte	Main Memory
40000000h - FEBFFFFFFh	~3GByte	PCI Memory
FEC00000h - FFFFFFFFh	20MByte	APIC & System BIOS

Darüber hinaus werden noch diejenigen Memory- und I/O-Adressen belegt, die das PCI-BIOS für die PCI-Devices vergibt.

(\*1): Der Adressbereich E8000h – EFFFFh ist nach dem Einschalten zunächst einmal vom BIOS belegt. Erst nach dem Booten des Systems kann dieser Bereich durch Modifizieren der Chipsatzregister für den ISA96-/AT96-Bus freigeschaltet werden.

## 10.2 Interrupts

<b>Interrupt</b>	<b>Im APIC-Modus zugeordnet zu</b>
IRQ0	Systemtimer
IRQ1	Tastatur
IRQ2	2. Interrupt-Controller
IRQ3	COM2
IRQ4	COM1
IRQ5	
IRQ6	Floppy-Disk Controller
IRQ7	LPT1
IRQ8	Echtzeituhr
IRQ9	Microsoft ACPI-konformes System
IRQ10	
IRQ11	
IRQ12	
IRQ13	Coprozessor
IRQ14	Primary IDE
IRQ15	Secondary IDE



## 11 Systembus

### 11.1 Busbelegung ISA96-Variante

Die folgende Tabelle zeigt die Pinbelegung des Bussteckers für die ISA96-Variante.

	a	b	c	
1	GND	n.c. (MASTER#)	IOCHCK#	1
2	RESET	SD15	SD7	2
3	+5V	SD14	SD6	3
4	IRQ9	SD13	SD5	4
5	MEMR#	SD12	SD4	5
6	DRQ2	SD11	SD3	6
7	n.c. (-12V)	SD10	SD2	7
8	OWS#	SD9	SD1	8
9	+12V	SD8	SD0	9
10	GND	SBHE#	IOREADY	10
11	SMEMW#	GND (LA23)	AEN	11
12	SMEMR#	LA22	SA19	12
13	IOW#	GND (LA21)	SA18	13
14	IOR#	LA20	SA17	14
15	+5V (DACK3#)	LA19	SA16	15
16	GND (DRQ3)	LA18	SA15	16
17	+5V (DACK1#)	LA17	SA14	17
18	GND (DRQ1)	GND (DACK7#)	SA13	18
19	REF#	n.c. (DRQ7)	SA12	19
20	CLOCK	+5V (DACK6#)	SA11	20
21	IRQ7	n.c. (DRQ6)	SA10	21
22	IRQ6	GND (DACK5#)	SA9	22
23	IRQ5	n.c. (DRQ5)	SA8	23
24	IRQ4	+5V (DACK0#)	SA7	24
25	IRQ3	n.c. (DRQ0)	SA6	25
26	DACK2#	MEMCS16#	SA5	26
27	TC	IOCS16#	SA4	27
28	BALE	IRQ15	SA3	28
29	+5V	IRQ14	SA2	29
30	OSC	IRQ12	SA1	30
31	MEMW#	IRQ11	SA0	31
32	GND	IRQ10	GND	32
(Standard-ISA96-Busbelegung in Klammern)				

## 11.2 Busbelegung AT96-Variante

Die folgende Tabelle zeigt die Pinbelegung des Bussteckers für die AT96-Variante.

	a	b	c	
1	GND	SBHE#	IOCHCK#	1
2	RESET	MEMCS16#	SD7	2
3	+5V	SA23	SD6	3
4	IRQ9	IOCS16#	SD5	4
5	n.c.	SA22	SD4	5
6	DRQ2	IRQ10	SD3	6
7	n.c. (-12V)	SA21	SD2	7
8	OWS#	IRQ11	SD1	8
9	+12V	SA20	SD0	9
10	GND	IRQ12	IOREADY	10
11	SMEMW#	n.c. (UBatt)	AEN	11
12	SMEMR#	IRQ15	SA19	12
13	IOW#	GND (n.c.)	SA18	13
14	IOR#	IRQ14	SA17	14
15	+5V (DACK3#)	n.c.	SA16	15
16	GND (DRQ3)	+5V (DACK0#)	SA15	16
17	+5V (DACK1#)	MEMR#	SA14	17
18	GND (DRQ1)	GND (DRQ0)	SA13	18
19	REF#	MEMW#	SA12	19
20	CLOCK	+5V (DACK5#)	SA11	20
21	IRQ7	SD8	SA10	21
22	IRQ6	GND (DRQ5)	SA9	22
23	IRQ5	SD9	SA8	23
24	IRQ4	+5V (DACK6#)	SA7	24
25	IRQ3	SD10	SA6	25
26	DACK2#	GND (DRQ6)	SA5	26
27	TC	SD11	SA4	27
28	BALE	SD12	SA3	28
29	+5V	SD13	SA2	29
30	OSC	SD14	SA1	30
31	GND	SD15	SA0	31
32	GND (DRQ7)	n.c. (MASTER#)	GND (DACK7#)	32
	(Standard-AT96-Busbelegung in Klammern)			

## 12 Stromversorgung der ISA96 V8/103

Die ISA96 V8/103 benötigt nur eine Versorgungsspannung:

- +5V  $\pm$ 5%, ca. 1,0A

Die +12V-Versorgungsspannung des ISA96-Busses wird zum Betrieb der ISA96 V8/103 nicht benötigt. Trotzdem kann diese Spannung mit dem Hardware-Monitor überwacht werden, so dass ein eventueller Ausfall dieser Spannung erkannt wird und entsprechende Maßnahmen eingeleitet werden können.

## **13 BIOS**

### **13.1 BIOS updaten**

Mit dem Programm "AWDFLASH.EXE" ist es möglich, das BIOS-Flash (FWH) neu zu programmieren. Dadurch sind BIOS-Updates jederzeit ohne Ausbau der Karte möglich. Wenn Sie das Programm starten, werden Bedienungshinweise angezeigt. Sie sollten in jedem Falle die angebotene Möglichkeit nutzen, die alte BIOS-Version auf Diskette zu sichern! Sie sind dadurch in der Lage, den alten Zustand vor dem Update wiederherzustellen, falls das neue BIOS nicht wie gewünscht funktionieren sollte.

**Hinweis:** Vor dem Start von AWDFLASH muss der Zugriff auf das BIOS-Flash freigegeben werden. Dies geschieht durch den einmaligen Aufruf von "FWH.EXE" mit dem Parameter "ON".

### **13.2 Power-On-Self-Test (POST)**

Nach dem Einschalten der ISA96 V8/103 führt das BIOS einen Selbsttest durch, den sogenannten "POST" = Power-On-Self-Test. Eventuelle Fehler beim Selbsttest werden durch Piepcodes oder Bildschirmausgaben angezeigt. Einer Fehlermeldung kann die Aufforderung folgen, die Taste <F1> zum Fortsetzen zu drücken, oder <DEL>, um ins Setup zu gelangen.

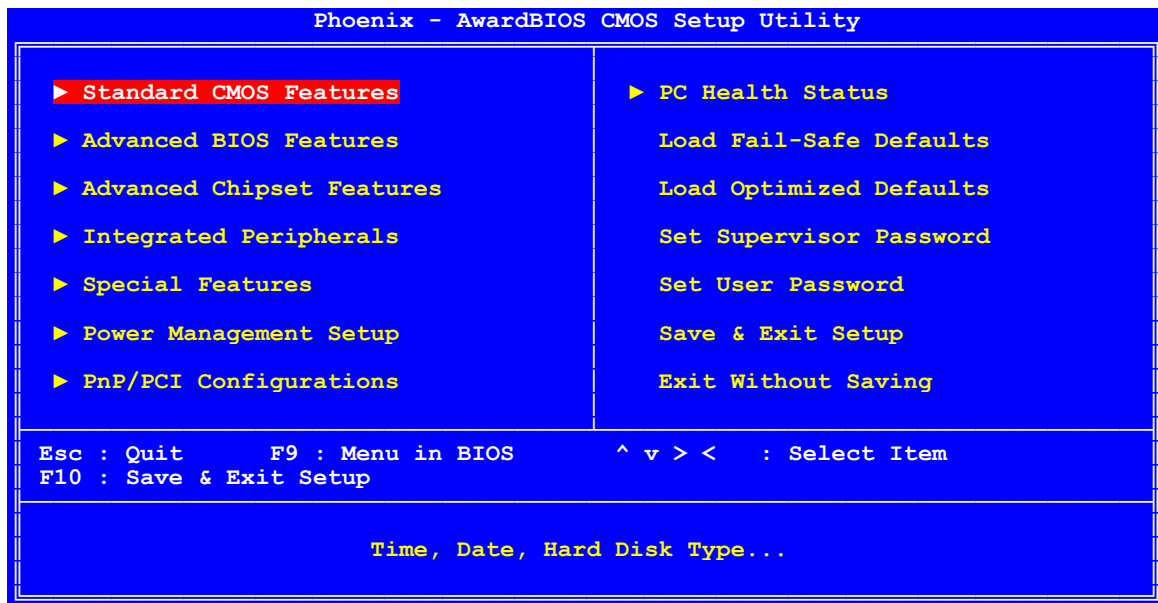
#### **13.2.1 Piep-Codes**

Auf der ISA96 V8/103 ist ein Piezo-Piepser fest eingebaut und an den Standard-PC-Lautsprecherausgang angeschlossen.

Das BIOS gibt über diesen Piepser während des POST folgende Informationen aus:

- |  |  |
|--|--|
| <b>♪ 1 x kurz:</b>                     | VGA-Controller wurde gefunden und fehlerfrei initialisiert.          |
| <b>♪ lang, wiederholend:</b>           | Das BIOS hat keinen oder einen fehlerhaften Hauptspeicher entdeckt.  |
| <b>♪ 1 x lang, 2 x kurz:</b>           | Das BIOS hat keinen oder einen fehlerhaften VGA-Controller gefunden. |
| <b>♪ 1 x kurz hoch, 1 x lang tief:</b> | Das BIOS selbst ist beschädigt (Checksumme falsch).                  |

### 13.3 BIOS-Setup



Dies ist die Startseite des im BIOS integrierten Setup. Von hier aus können Sie in die verschiedenen Unterseiten des Setup gelangen oder auch das Setup beenden. Es gibt folgende Auswahlmöglichkeiten:

#### Standard CMOS Features

Auf dieser Unterseite können Sie u. a. das Datum, die Uhrzeit und die Art der angeschlossenen Laufwerke einstellen.

#### Advanced BIOS Features

Verschiedene BIOS-Optionen können auf dieser Unterseite eingestellt werden.

#### Advanced Chipset Features

Die Einstellungen auf dieser Unterseite betreffen den Chipsatz der V8/103 und sollten normalerweise nicht verändert werden.

#### Integrated Peripherals

Auf dieser Unterseite können Sie die Einstellungen der Standard-Schnittstellen (IDE, FDC, USB, COM, LPT) verändern.

#### Special Features

Die zusätzlichen Hardwarekomponenten der V8/103 (Silicon-Disk, SRAM, Board-Info) können auf dieser Unterseite konfiguriert werden.

#### Power Management Setup

Auf dieser Unterseite können verschiedene Stromspar-Optionen eingestellt werden.

#### PnP/PCI Configurations

Diese Unterseite dient der Beeinflussung der Plug&Play-Mechanismen des BIOS'.

#### PC Health Status

Auf dieser Unterseite werden die aktuellen Werte von diversen Versorgungsspannungen und Temperaturen angezeigt.

#### Load Fail-Safe Defaults

Sie können mit diesem Menüpunkt sämtliche Setup-Einstellungen in einen Zustand zurücksetzen, mit dem die V8/103 in jedem Fall sicher booten kann.

#### Load Optimized Defaults

Sie können mit diesem Menüpunkt sämtliche Setup-Einstellungen in ihren Auslieferungszustand zurücksetzen.

**Set Supervisor Password**

Um das BIOS-Setup bzw. das gesamte System vor unberechtigtem Zugriff zu schützen, können Sie mit diesem Menüpunkt ein Kennwort vergeben. Ein einmal aktiviertes Kennwort wird wieder deaktiviert, indem Sie in diesem Menü statt eines neuen Kennwortes einfach nur die <Return>-Taste drücken.

**Set User Password**

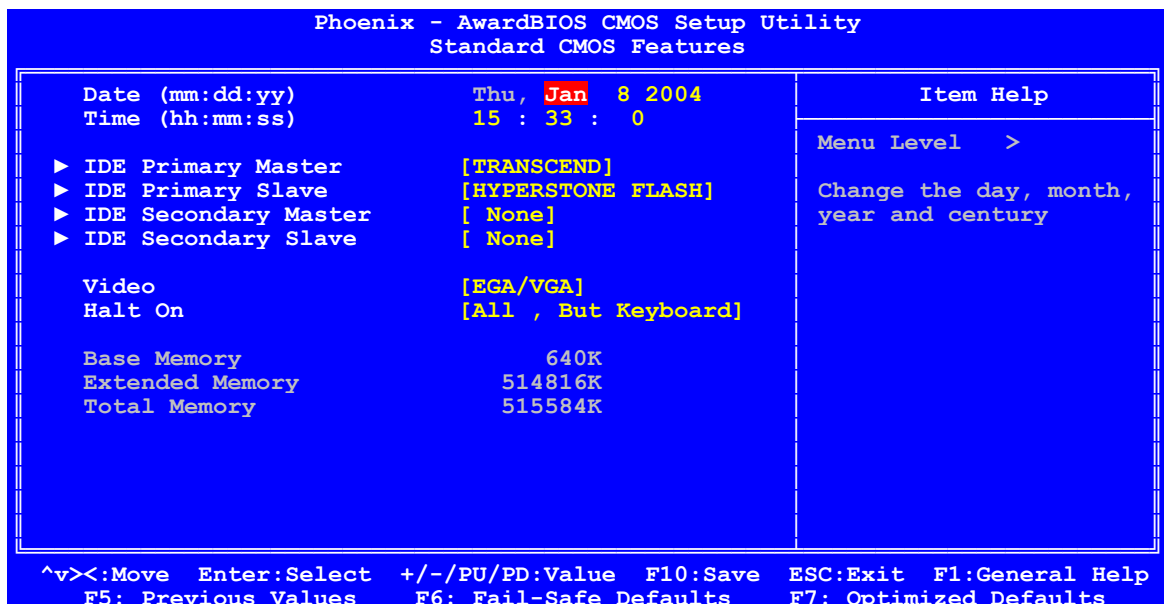
Entspricht dem Supervisor Password. Wer sich mit diesem Password anmeldet, kann allerdings das BIOS-Setup nicht verändern, sondern nur ansehen.

**Save & Exit Setup**

Dieser Menüpunkt beendet das Setup und speichert alle evtl. vorgenommenen Änderungen. Beachten Sie bitte: Um die daraufhin folgende Sicherheitsabfrage "Quit without Saving (Y/N)?" mit "Yes" zu beantworten, müssen Sie bei einer deutschen Tastatur die Taste <Z> drücken!

**Exit Without Saving**

Dieser Menüpunkt beendet das Setup, ohne evtl. vorgenommene Änderungen zu speichern. Beachten Sie bitte: Um die daraufhin folgende Sicherheitsabfrage "Quit without Saving (Y/N)?" mit "Yes" zu beantworten, müssen Sie bei einer deutschen Tastatur die Taste <Z> drücken!

**Date**

Stellen Sie hier bitte das aktuelle Datum ein. Sie können dazu die Standard-Zifferntasten benutzen, jedoch nicht den Nummernblock.

**Time**

Stellen Sie hier bitte die aktuelle Uhrzeit ein. Sie können dazu die Standard-Zifferntasten benutzen, jedoch nicht den Nummernblock.

**IDE Primary Master / Slave****IDE Secondary Master / Slave**

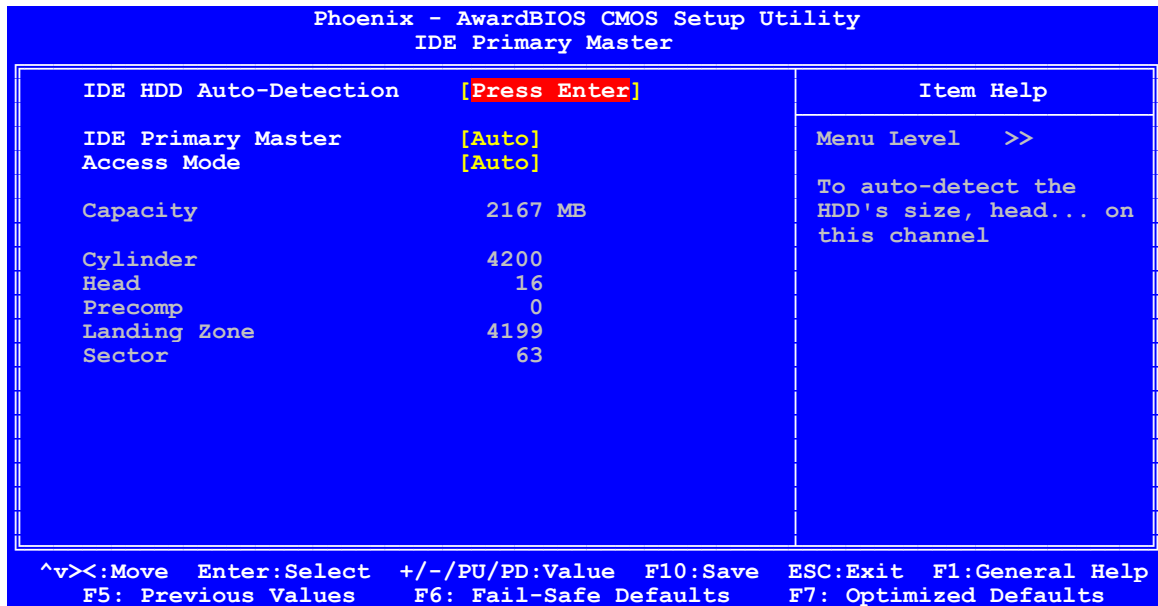
Unter diesen Menüpunkten verbergen sich weitere Untermenüs, mit deren Hilfe Sie die Parameter der angeschlossenen Festplatten einstellen können (siehe weiter unten).

**Video**

Stellen Sie hier bitte immer "EGA/VGA" ein.

**Halt On**

Mit diesem Menüpunkt können Sie festlegen, bei welchen Fehlerarten das BIOS den Power-On Selbsttest stoppen soll und eine Fehlermeldung ausgeben soll. Der Fehlermeldung folgt dann die Aufforderung, die Taste <F1> zum Fortsetzen zu drücken, oder <DEL>, um ins Setup zu gelangen.



### IDE HDD Auto-Detection

Mit dieser Funktion kann das BIOS die Parameter des angeschlossenen IDE-Laufwerks auslesen. Die gefundenen Werte werden dann in den entsprechenden Zeilen angezeigt.

### IDE Primary Master

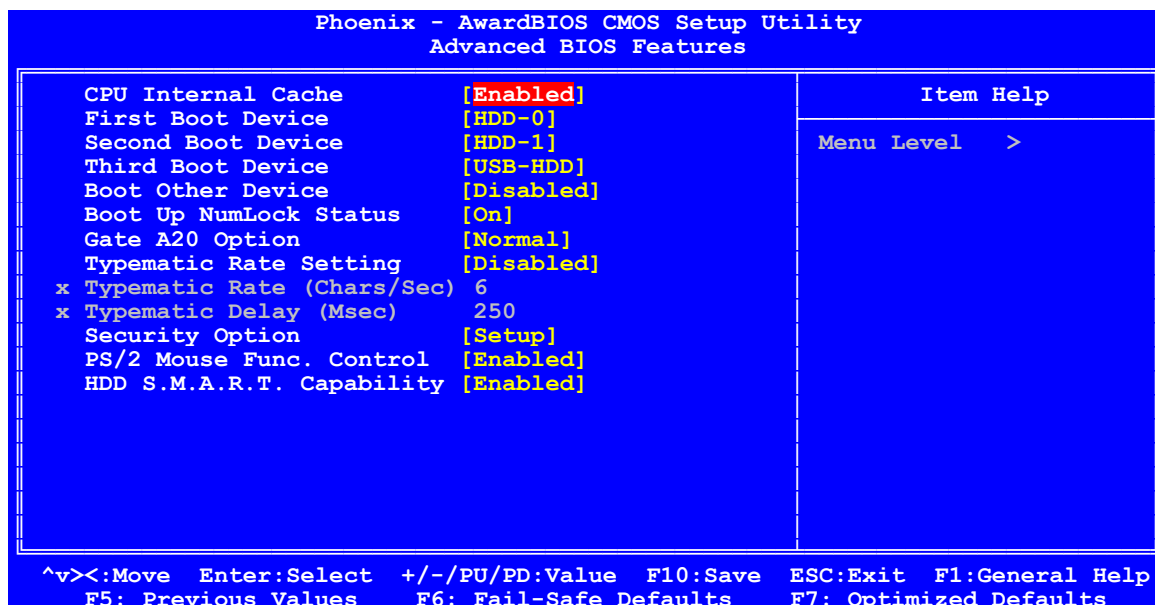
Unter dieser Option können Sie die Konfigurationsart für die selektierte Festplatte auswählen.

- "Auto" Dies ist die empfohlene Einstellung. Das BIOS liest automatisch die Parameter der Festplatte und trägt sie in die folgenden Zeilen ein.
- "None" Bitte wählen Sie diese Einstellung, wenn am entsprechenden IDE-Port keine Festplatte oder CD-ROM angeschlossen ist.
- "Manual" In dieser Einstellung können Sie die Festplattenparameter selbst in die entsprechenden Zeilen eintragen (nur in Verbindung mit dem Access Mode "CHS").

### Access Mode

Unter dieser Option können Sie die Zugriffsart für die selektierte Festplatte auswählen.

- "Auto": Dies ist die empfohlene Einstellung. Das BIOS liest automatisch die Parameter der Festplatte und stellt den richtigen Modus ein.
- "CHS": Diese Einstellung sollte nur dann verwendet werden, wenn die Festplatte mit einer älteren Janich & Klass CPU-Baugruppe formatiert wurde. Der Normal-Modus gibt die aktuelle Anzahl von Zylindern, Köpfen und Sektoren für das Laufwerk an, aber aufgrund der Begrenzung auf 1024 Zylinder sieht das Betriebssystem nur 528MB von der Laufwerksgröße.
- "LBA": LBA ist ein Übersetzungsmodus. Es mag Sie verwundern, dass die Zylinder durch 2 oder 4 geteilt und die Köpfe mit 2 oder 4 multipliziert werden. Falls das Laufwerk 850MB hat, werden die Zylinder durch 2 geteilt und die Köpfe mit 2 multipliziert. Bei Laufwerken über 1,0GB werden die Zylinder durch 4 geteilt und die Köpfe mit 4 multipliziert. LBA verändert die Anzahl der Zylinder und Köpfe derart, dass die Sektorgrenze des BIOS übergangen wird - also 63 Sektoren pro Spur, 1024 Spuren und 255 Köpfe. LBA "fixiert" den BIOS-Zwang zu 1024 Zylindern. Der LBA-Modus hält die Zahl der Zylinder unter 1024. Falls also ein Laufwerk 2484 Zylinder und 16 Köpfe hat, lässt LBA es für das BIOS aussehen, als hätte das Laufwerk nur 621 Zylinder und 64 Köpfe.
- "Large": Der Large-Modus wird nicht sehr oft benutzt. Er arbeitet mit einigen Systemen, mit den meisten jedoch nicht. Wir empfehlen, Large keinesfalls zu benutzen.



### CPU Internal Cache

Cache-Speicher ist ein Zusatz-Speicher, der wesentlich schneller ist als der Hauptspeicher. Wenn die CPU Daten anfordert, übergibt das System die geforderten Daten vom Hauptspeicher in den Cache-Speicher, auf den die CPU bei sich wiederholenden Anforderungen zurückgreift, ohne auf den langsameren Hauptspeicher warten zu müssen.

### First / Second / Third Boot Device

Sie können hier festlegen, in welcher Reihenfolge das BIOS die angeschlossenen Laufwerke nach einem bootbaren Betriebssystem absucht. Es bestehen folgende Auswahlmöglichkeiten:

"HDD-0"	Booten von der ersten vom BIOS gefundenen Festplatte *1.
"CDROM"	Booten von einem an S4 angeschlossenen CDROM-Laufwerk.
"HDD-1"	Booten von der zweiten vom BIOS gefundenen Festplatte *1.
"USB-FDD"	Booten von einem externen USB Floppy-Laufwerk.
"USB-ZIP"	Booten von externen USB ZIP-Laufwerken und von USB Memory-Sticks.
"USB-CDROM"	Booten von einem externen USB CDROM.
"USB-HDD"	Booten von einer externen USB Festplatte.
"Disabled"	Das Device wird nicht zum Booten des Betriebssystems verwendet.

\*1 Das BIOS sucht nach Festplatten in folgender Reihenfolge: Primary Master → Primary Slave. Die bei dieser Suche zuerst gefundene Festplatte wird zu "HDD-0", die zweite zu "HDD-1".

### Boot Other Device

Wenn dieser Menüpunkt auf "Enabled" steht, bootet das BIOS vom ersten gefundenen bootfähigen Device, unabhängig von den oben beschriebenen Einstellungen unter First / Second / Third Boot Device.

### Boot Up NumLock Status

Dieser Menüpunkt kontrolliert den Zustand der NumLock-Taste auf der Tastatur nach dem Booten des Systems. Bei der Einstellung "On" erzeugt der Ziffernblock Zahlen statt der Cursor-Befehle.

### Gate A20 Option

"Gate A20" bezieht sich auf die Art, wie die ISA96 V8/103 Speicher über 1MB (extended Memory) adressiert. Bei Einstellung "Fast", steuert der Chipsatz das "Gate A20". Bei "Normal" steuert ein Pin im Tastatur-Controller das "Gate A20". Setzt man Gate A20 auf "Fast", erhöht das die System-Geschwindigkeit, speziell bei OS/2 und Windows. "Fast" ist hier die Defaulteinstellung.

### Typematic Rate Setting

Bei "Disabled" sind die beiden folgenden Punkte (Typematic Rate und Typematic Delay) irrelevant. Die Tastenanschläge wiederholen sich mit einer Geschwindigkeit, die der Tastatur-Controller der ISA96 V8/103 vorgibt.

Bei "Enabled" haben Sie die Wahl zwischen Typematic Rate und Typematic Delay.

**Typematic Rate (Chars/Sec)**

Wenn im Menüpunkt "Typematic Rate Setting" die Einstellung "Enabled" gewählt ist, können Sie eine Typematic Rate (die Rate, mit der Zeichen wiederholt werden, wenn Sie eine Taste gedrückt halten) einstellen, also 6, 8, 10, 12, 15, 20, 24 oder 30 Zeichen pro Sekunde.

**Typematic Delay (msec)**

Wenn im Menüpunkt "Typematic Rate Setting" die Einstellung "Enabled" gewählt ist, können Sie eine Typematic Verzögerung (die Verzögerung, bevor die Tastenanschläge sich wiederholen), und zwar 250, 500, 750 oder 1000 Millisekunden.

**Security Option**

Falls Sie ein Passwort vergeben haben, wählen Sie hier aus, ob das Passwort bei jedem System-Boot benötigt wird ("System"), oder nur um ins BIOS-Setup zu gelangen ("Setup").

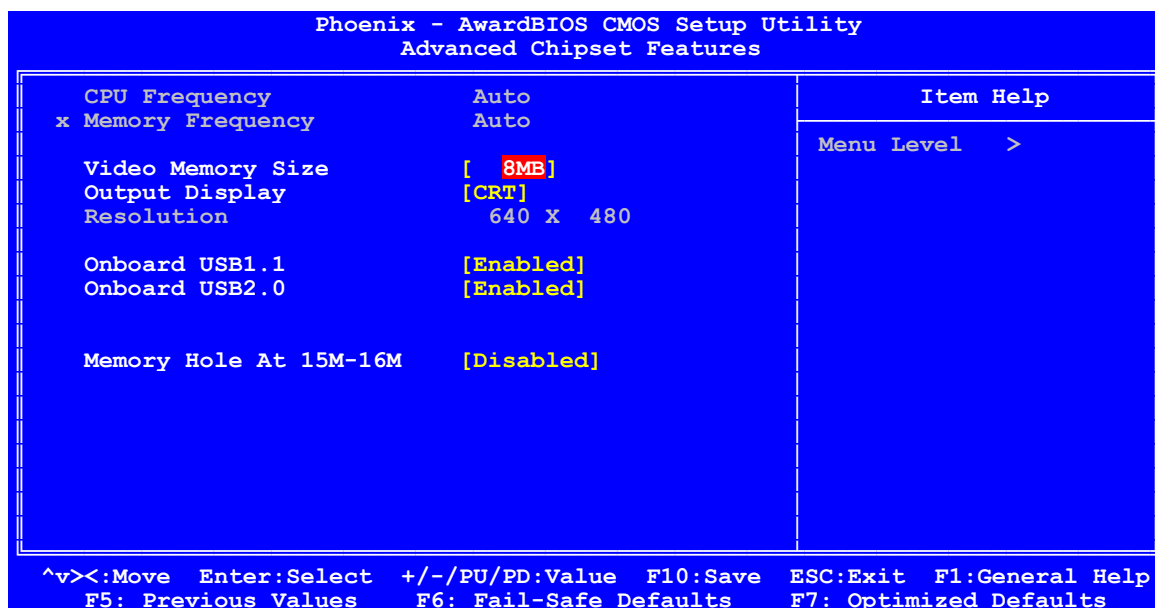
**PS/2 Mouse Func. Control**

Wenn unter diesem Menüpunkt die Einstellung "Disabled" gewählt ist, sucht das BIOS nicht nach einer PS/2 Maus. Dies ermöglicht die freie Verwendung des IRQ12 auf dem ISA96-Bus. Falls Sie eine PS/2 Maus benutzen wollen, wählen Sie hier die Einstellung "Enabled", der IRQ12 ist dann durch die Maus belegt.

**HDD S.M.A.R.T. Capability**

Die Technik S.M.A.R.T. (Self Monitoring Analysis and Reporting Technologie) ist in modernen Festplatten implementiert. Unter anderem kann diese Technik mit entsprechender Software rechtzeitig Lesprobleme oder Drehzahlprobleme der Festplatte feststellen.





Die Einstellungen auf dieser Unterseite betreffen den Chipsatz der ISA96 V8/103 und sollten normalerweise nicht verändert werden.

#### Video Memory Size

Unter dieser Option legen Sie fest, wieviel MByte vom Hauptspeicher für den im Chipsatz integrierten Videocontroller reserviert werden. Falls Ihre Anwendung nur wenig Videospeicher benötigt, können Sie diesen Wert zugunsten der Hauptspeichergroße verringern.

#### Output Display

Dieser Menüpunkt legt fest, auf welchem Anzeigegerät die Bootmeldungen ausgegeben werden. Die Abkürzungen stehen dabei für folgende Anzeigegeräte:

"CRT" Analogmonitor an VGA-Buchse.

"Panel & CRT" Flachdisplay an S4 und gleichzeitig Analogmonitor an VGA-Buchse.

#### Resolution

Falls ein Flachdisplay an die ISA96 V8/103 angeschlossen ist, muß unter diesem Menüpunkt vor dem erstmaligen Inbetriebnehmen des Displays die passende Auflösung eingestellt werden.

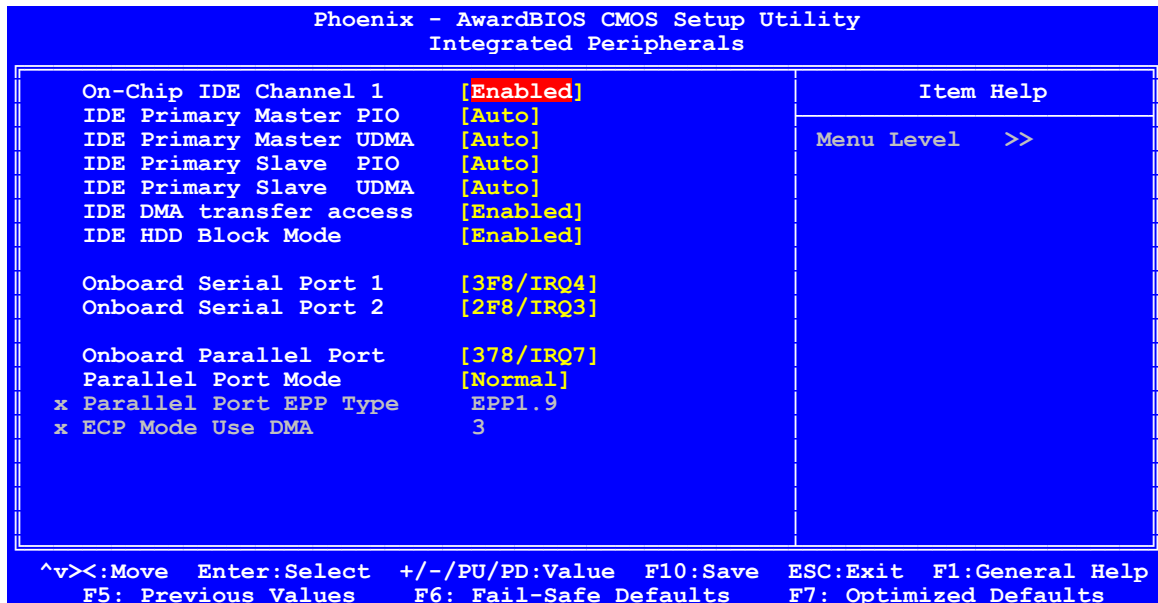
#### Onboard USB1.1

#### Onboard USB2.0

Auf der ISA96 V8/103 befindet sich ein Chipsatz mit Unterstützung für USB 1.1 und USB2.0. Sie können die entsprechenden Controller hier ein- bzw. ausschalten.

#### Memory Hole At 15M-16M

Diese Option ist für den ISA96-Bus zuständig und schneidet, wenn aktiviert, ein Loch in den Adressraum oberhalb von 15MB für einen VGA Frame Buffer. Wenn Sie keine ISA96 VGA im System haben, sollten Sie die Option auf "Disabled" stellen.



### Onboard IDE

"Enabled" Diese Einstellung müssen Sie wählen, wenn Sie den CompactFlash-Sockel, die onboard Flash-Disk oder eine 2,5"-HD an S7 verwenden.

"Disabled" Sie sollten "Disabled" wählen, wenn weder der CompactFlash-Sockel, noch die onboard Flash-Disk, noch eine 2,5"-HD verwendet wird.

### IDE Primary Master/Slave PIO

#### IDE Primary Master/Slave UDMA

Diese Menüpunkte sollten alle auf "Auto" stehen.

### IDE DMA transfer access

Dieser Option aktiviert den DMA-Zugriff auf die IDE-Laufwerke, was unter Umständen einen Geschwindigkeitsvorteil bringt.

### IDE HDD Block Mode

Mit dieser Option wird der Block-Mode von IDE-Festplatten aktiviert. Falls Ihr Laufwerk diesen Modus unterstützt, wird bei Aktivierung dieser Option die Zahl der Blöcke pro Anforderung aus dem Konfigurationssektor der Festplatte ausgelesen. Empfohlene Einstellung ist "Enabled".

### Onboard Serial Port 1/2

Diese Menüpunkte dienen dazu, die Adressen und Interruptleitungen für die beiden Seriell-Schnittstellen festzulegen. Es sind folgende Einstellungen möglich:

"Disabled" Die Schnittstelle ist abgeschaltet.

"3F8/IRQ4" Die Schnittstelle wird zu COM1.

"2F8/IRQ3" Die Schnittstelle wird zu COM2.

"3E8/IRQ4" Die Schnittstelle wird zu COM3.

"2E8/IRQ3" Die Schnittstelle wird zu COM4.

"Auto" Das BIOS entscheidet anhand der sonstigen im System gefundenen Seriell-Schnittstellen, wie die Onboard-Seriell-Schnittstellen konfiguriert werden.

### Onboard Parallel Port

Dieser Menüpunkt dient dazu, die Adresse und die Interruptleitung für die Parallel-Schnittstelle festzulegen. Es sind folgende Einstellungen möglich:

"Disabled" Die Schnittstelle ist abgeschaltet.

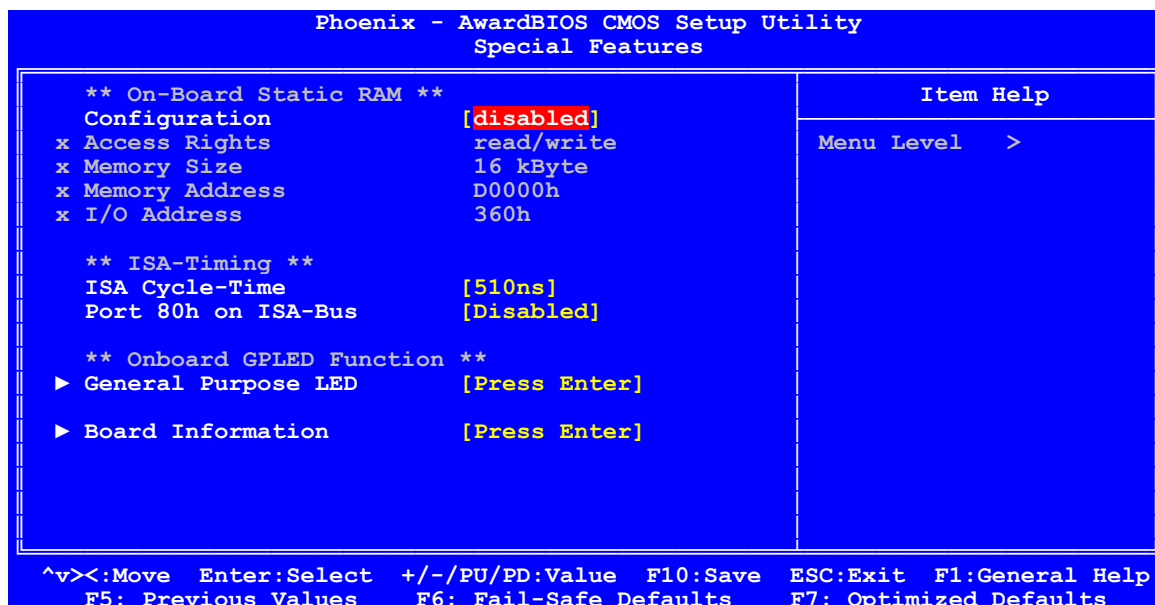
"378/IRQ7" Die Schnittstelle wird zu LPT1.

"278/IRQ5" Die Schnittstelle wird zu LPT2.

"3BC/IRQ7" Die Schnittstelle wird zu LPT3.

### Parallel Port Mode

Stellen Sie hier bitte den gewünschten Modus für die Parallel-Schnittstelle ein.



Auf dieser Setup-Seite können die Zusatzfunktionen der ISA96 V8/103 konfiguriert werden.

### On-Board Static RAM

#### Configuration

- "linear" Das zusätzliche SCRAM ist als ein einzelner zusammenhängender Speicherbereich im Adressraum CC000h ... EFFFFh nutzbar. Startadresse und Größe: siehe unten.
- "switched" Das zusätzliche SCRAM ist 16KByte große Blöcke zerlegt, wovon immer nur ein Block im Adressraum CC000h ... EFFFFh eingebledet ist.
- "disabled" Das SCRAM ist abgeschaltet.

#### Access Rights

- "read/write" Das zusätzliche SCRAM kann gelesen und beschrieben werden.
- "read/only" Das zusätzliche SCRAM ist schreibgeschützt.

#### Memory Size

Wenn das Feld "Configuration" auf "linear" steht, kann hier die Größe des zusätzlichen SCRAMs zwischen 16KByte und 128KByte eingestellt werden.

#### Memory Address

Hier kann die Memory-Startadresse des zusätzlichen SCRAMs in 16KByte-Schritten eingestellt werden.

#### I/O Address

Hier kann die I/O-Startadresse des zusätzlichen SCRAMs eingestellt werden. Die Größe des I/O-Adressbereiches ist immer 2Byte.

### ISA Cycle-Time

Hier kann die Pulsweite der Schreib- und Lese-Steuersignale auf dem ISA-Bus eingestellt werden.

### Port 80h on ISA-Bus

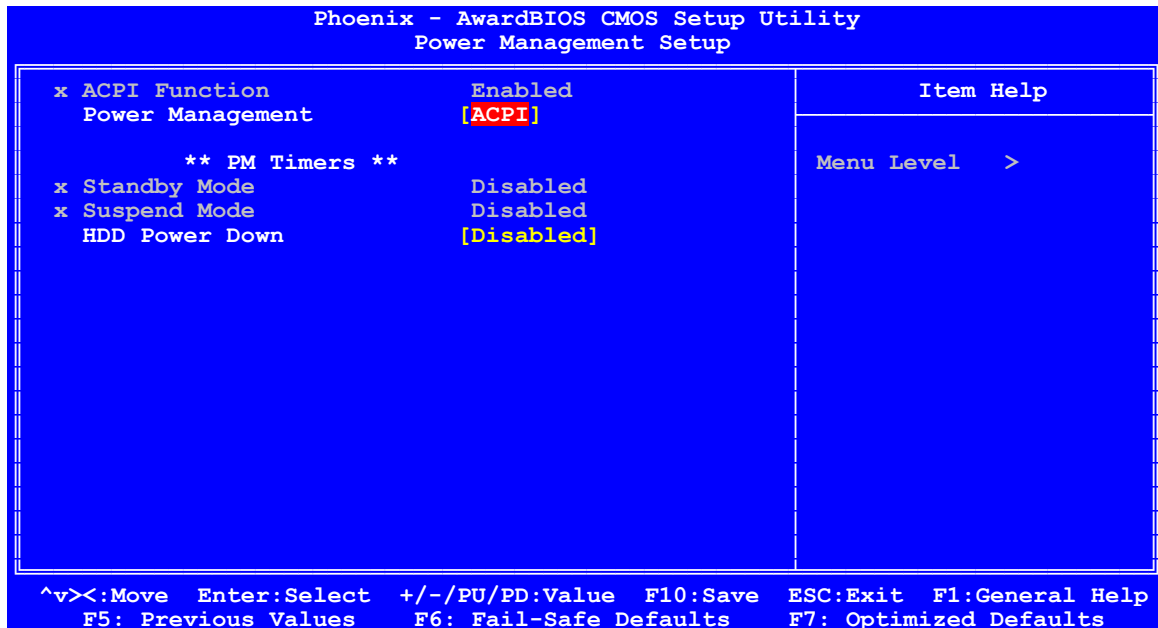
Wenn diese Option auf "Enabled" gestellt ist, werden die Diagnoseinformationen des Port 80h auf dem ISA96/AT96-Bus ausgegeben und können über geeignete Diagnosekarten angezeigt werden.

### General Purpose LED

Hier kann die Funktion der GP-LED auf der Frontplatte eingestellt werden. Die LED zeigt dabei die Aktivität der eingestellten Quellen an, wobei die Signale zur besseren Sichtbarkeit zeitlich verlängert werden.

### Board Information

Dieser Menüpunkt zeigt die aktuelle Hardwarekonfiguration an.



In den Power-Management Einstellungen justieren Sie die Art und Weise, wie sich die ISA96 V8/103 bei längerem Leerlauf verhält.

### Power Management

Hier können Sie einstellen, wann die ISA96 V8/103 in den Suspend- bzw. Standby-Modus gehen soll und wann die Festplatten ausgeschaltet werden sollen. Folgende Einstellungen sind möglich:

- "Disabled"      Das Power-Management ist abgeschaltet.
- "Legacy"        Hier sind die Zeiten frei wählbar: Sie können bei "Suspend Mode" und "Standby Mode" die Zeitdauer einstellen, nach der das BIOS den Rechner in den entsprechenden Modus schicken soll.
- "ACPI"          Hier übernimmt das Betriebssystem über die ACPI-Funktionen das Power-Management. In diesem Falle sind die beiden nachfolgenden Optionen "Standby Mode" und "Suspend Mode" nicht mehr manuell veränderbar.

### Standby Mode

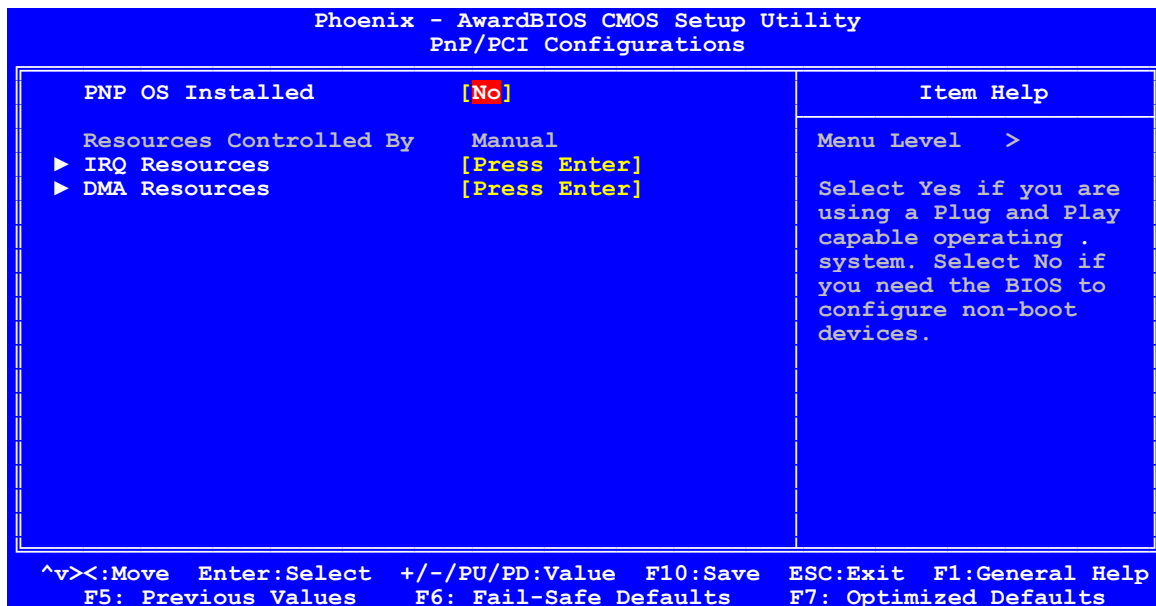
Wenn der Menüpunkt "Power Management" auf "Legacy" gestellt ist, kann hier die Zeit der Inaktivität eingestellt werden, nach der das BIOS den Rechner in den Standby-Modus schicken soll. Folgende Einstellungen sind möglich: "Disabled", "1 Sec" .... "120 Min".

### Suspend Mode

Wenn der Menüpunkt "Power Management" auf "Legacy" gestellt ist, kann hier die Zeit der Inaktivität eingestellt werden, nach der das BIOS den Rechner in den Suspend-Modus schicken soll. Folgende Einstellungen sind möglich: "Disabled", "1 Sec" .... "120 Min".

### HDD Power Down

Hier kann die Zeit der Inaktivität eingestellt werden, nach der das BIOS die Festplatte(n) abschalten soll. Folgende Einstellungen sind möglich: "Disabled", "1 Sec" .... "120 Min".



Diese Unterseite dient der Beeinflussung der Plug&Play-Mechanismen des BIOS'.

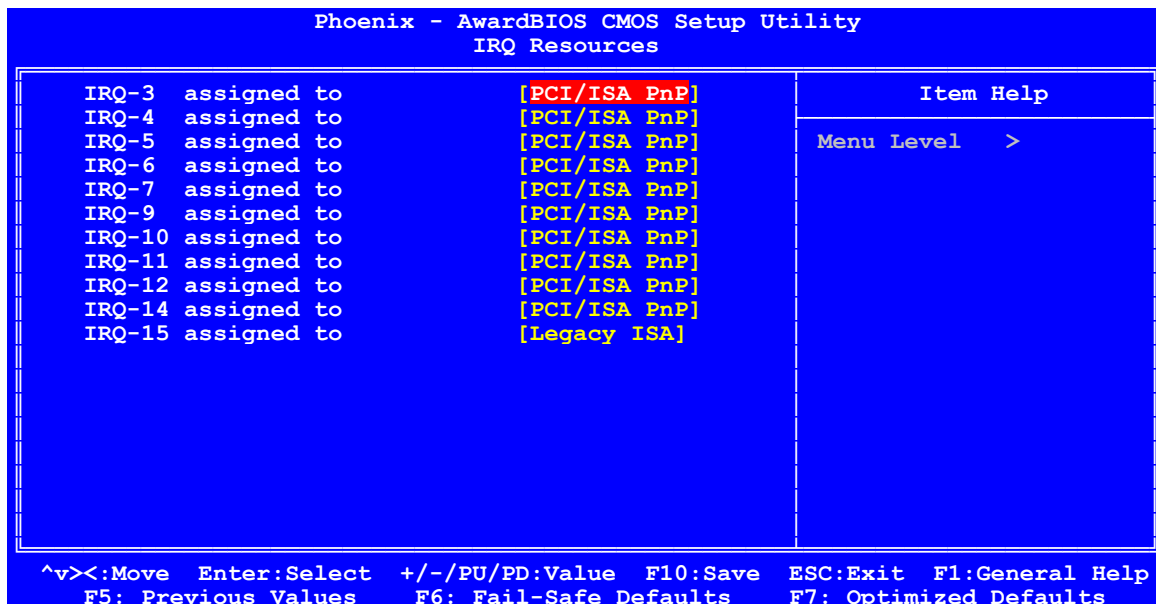
**PNP OS Installed**

Steht diese Option auf "Yes", dann teilen Sie dem BIOS mit, dass Ihr Betriebssystem Plug & Play-fähig ist und die Verteilung der Ressourcen selber vornehmen kann. In der Einstellung "No" verteilt das BIOS selbst die Ressourcen für alle gefundenen Devices.

**IRQ Resources**

**DMA Resources**

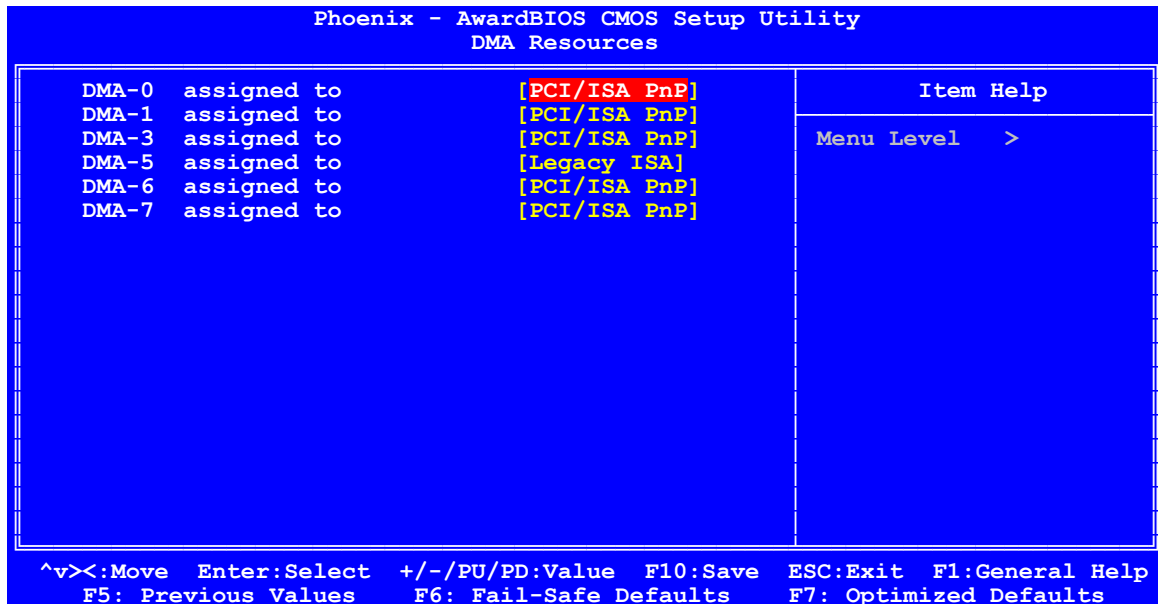
Unter diesen Menüpunkten verbergen sich weitere Untermenüs, mit deren Hilfe Sie IRQs und DMSs für bestimmte Karten reservieren können. (siehe weiter unten).



**IRQ-n assigned to**

Hier wählen Sie für jeden System-Interrupt eine der folgenden Einstellungen, abhängig vom Typ der Baugruppe, die den Interrupt benutzt:

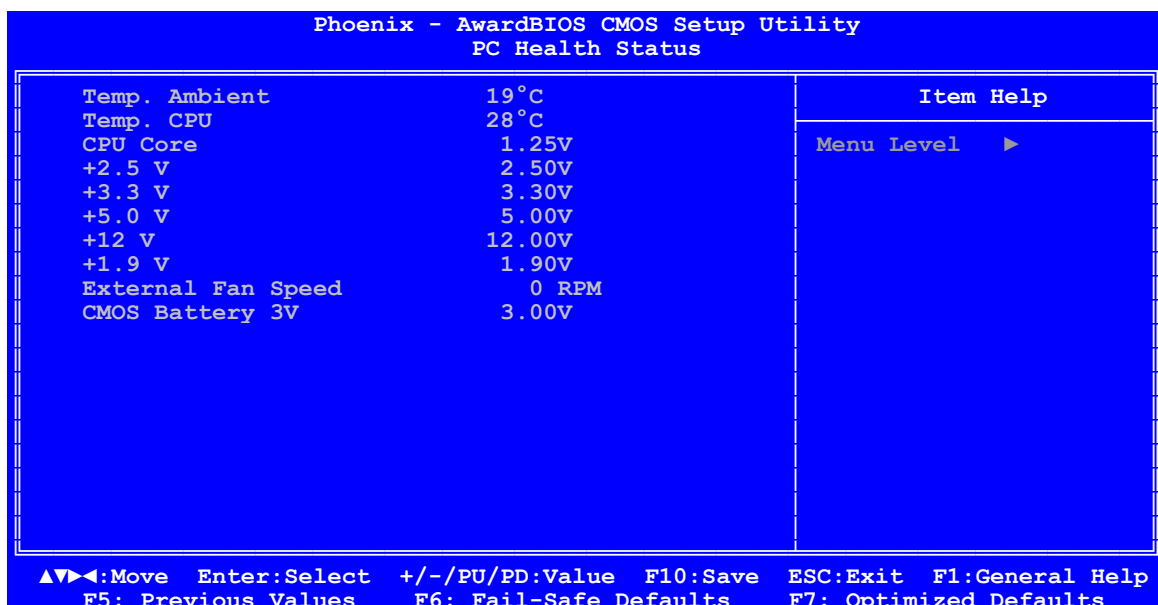
- "Legacy ISA" Baugruppen, die mit der Original-PC-AT-Bus-Spezifikation übereinstimmen und einen bestimmten Interrupt erfordern (i.d.R. alle ISA96-I/O-Baugruppen).
- "PCI/ISA PnP" Alle IRQs, die nicht von bestimmten Baugruppen fest belegt sind, sollten in dieser Einstellung belassen werden, um dem BIOS die Möglichkeit zu geben, Plug&Play-Devices richtig zu konfigurieren.



### DMA-n assigned to

Hier wählen Sie für jeden System-DMA-Kanal der folgenden Einstellungen, abhängig vom Typ der Baugruppe, die den DMA-Kanal benutzt:

- "Legacy ISA" Baugruppen, die mit der Original-PC-AT-Bus-Spezifikation übereinstimmen und einen bestimmten DMA-Kanal erfordern (z.B. ISA96 FD-Card).
- "PCI/ISA PnP" Alle DMA-Kanäle, die nicht von bestimmten Baugruppen fest belegt sind, sollten in dieser Einstellung belassen werden, um dem BIOS die Möglichkeit zu geben, Plug&Play-Devices richtig zu konfigurieren.



### External Fan Speed

Hier wird die aktuelle Drehzahl des Gerätelüfters angezeigt, soweit vorhanden.

### Sonstige Anzeigen

Hier werden die Temperaturen der CPU und des Basisboards angezeigt. Außerdem können Sie hier die einzelnen Spannungen der Stromversorgung kontrollieren.

## **14 Technische Daten**

Abmessungen:	128mm * 173mm * 21mm (4TE-Variante) 128mm * 173mm * 41mm (8TE-Versionen)
Ausführung:	10-Lagenplatinen FR4 mit Lötstopmaske und Positionsdruck. Alle Stecker vergoldet.
Einbaulage:	bevorzugt senkrecht.
Kühlung:	bei senkrechtem Einbau Konvektionskühlung mit mind. 1m/min Luftgeschwindigkeit.
Stromaufnahme:	1,0A typisch auf +5V.

### **14.1 Umgebungsbedingungen**

Versorgungsspannungen:	+4,85V ... +5,25V, max. 100mV Vss Ripple.
Betriebstemperatur:	-25 ... +70°C.
Lagertemperatur:	-40 ... +85 °C.
Relative Feuchte:	10 - 90% nicht kondensierend.
Lagerzeit:	unbegrenzt.

## 15 Bestellinformationen

Die Bestellnummer der ISA96 V8/103 (RoHS-konform) setzt sich wie folgt zusammen:

434.2684 | w | x | 0 | y | z

Version der Busstecker:

0 VG96 Busstecker und Pfostenleisten für interne Schnittstellen

CPU-Version:

0 AMD Geode LX800, 500MHz, 512MB DDR-SDRAM

Bestückungs-Version des Basis-Boards:

0 4TE Version

1 8TE Version (LPT-Buchse und Pfosten für COM2-Seriell-Modul)

2 8TE Version (LPT-Buchse und Pfosten für COM2-Seriell-Modul) mit fest montierter 2,5"-Festplatte

Bus-Konfiguration:

0 ISA96

1 AT96

### Bestellnummern für Zubehör

434.268660.000 2 Seriell-Modul M4 RS232C, 1xUSB, RoHS

404.268661.000 8 Seriell-Modul M4 RS485/422 Opto, 1xUSB

404.268662.000 6 Seriell-Modul M4 USB-Hub 3



## **16 Anhang**

### **16.1 Wissenswertes**

#### **16.1.1 USB-BIOS-Erweiterung**

Der Chipsatz der ISA96 V8/103 beinhaltet einen USB-Controller mit 4 gleichwertigen USB-Schnittstellen. Zwei dieser Schnittstellen stehen in Form zweier USB-Buchsen auf der Frontplatte der ISA96 V8/103 zur Verfügung. Die meisten USB-Geräte, die hier angeschlossen werden können, verlangen ein Betriebssystem, welches eine entsprechende USB-Unterstützung bietet (Windows XP ...). Für DOS oder andere ältere Betriebssysteme wird im Allgemeinen keine Treiberunterstützung mehr angeboten.

Im BIOS der ISA96 V8/103 implementiert ist jedoch eine Unterstützung für USB-Tastaturen und USB-Mäuse. Diese muss bei Bedarf erst im BIOS-Setup aktiviert werden. Dazu muss im Untermenü "Integrated Peripherals/Onboard Device" zunächst "OnChip USB " auf "enabled" gesetzt und dann "USB Keyboard Support" bzw. "USB Mouse Support" enabled werden.

## 16.2 Bildschirmausgaben beim POST

BIOS ROM checksum error - System halted	Die Checksumme des BIOS-Codes im BIOS-Flash-EPROM ist ungültig. Das heißt, dass der BIOS-Code defekt sein kann. Wenden Sie sich bitte an den Janich & Klass Service zum Austausch des BIOS-Chips.
CMOS Battery has failed	Die CMOS-Batterie funktioniert nicht mehr. Wenden Sie sich bitte an den Janich & Klass Service zum Austausch der Batterie.
CMOS checksum error	Die Checksumme des CMOS ist falsch, so dass das System die Default-Einstellungen lädt. Ein Checksummen-Fehler könnte bedeuten, dass der Inhalt des CMOS-Speichers überschrieben wurde. Der Fehler könnte aber auch durch eine schwache Batterie bewirkt worden sein. Prüfen Sie den Ladezustand der Batterie und lassen Sie sie ggf. austauschen.
"Press ESC to skip memory test"	Der Anwender kann die <Esc>-Taste drücken und so den kompletten Speichertest überspringen.
"Floppy disk(s) fail"	Die ISA96 V8/103 hat keinen Floppy-Anschluss. Stellen Sie sicher, dass die Diskettenlaufwerks-Auswahl auf der Seite "Standard CMOS Features" auf "NONE" steht.
"Hard Disk initializing, please wait a moment"	Manche Festplatten brauchen einige Sekunden zum Initialisieren.
"HARD DISK INSTALL FAILURE"	Das BIOS kann den IDE-Controller oder ein daran angeschlossenes Laufwerk nicht finden oder initialisieren. Falls eine CompactFlash Speicherkarte verwendet wird, kontrollieren Sie bitte deren korrekten Sitz im Compact-Flash Sockel. Es dürfen keine Pins verbogen sein.
"Hard disk(s) diagnosis fail"	Das System kann spezielle Laufwerks-Diagnose-Routinen durchlaufen. Diese Meldung erscheint, sobald eine oder mehrere Festplatten einen Fehler melden, während die Diagnose läuft.
"Keyboard error or no keyboard present"	Das BIOS kann die Tastatur nicht initialisieren. Stellen Sie sicher, dass die Tastatur korrekt angeschlossen ist und dass während des POST keine Tasten gedrückt werden. Um das System vorsätzlich ohne eine Tastatur zu konfigurieren, stellen Sie die Fehler-Halt-Bedingung im Setup auf "HALT ON ALL BUT KEYBOARD". Das BIOS ignoriert dann die fehlende Tastatur während des POST.
"Keyboard is locked out - Unlock the key"	Diese Meldung sagt üblicherweise aus, dass eine oder mehrere Tasten während des Tastatur-Tests gedrückt wurden. Stellen Sie sicher, dass keine Gegenstände auf der Tastatur liegen.
"Memory Test"	Diese Meldung erscheint während eines Speicher-Gesamttests; die getesteten Speicherbereiche werden heruntergezählt.
"Memory Test fail"	Falls der POST während des Speichertests einen Fehler feststellt, erscheinen zusätzliche Informationen mit Einzelheiten über Art und Ort des Speicherfehlers.
"Override enabled - Defaults loaded"	Falls das System mit der aktuellen CMOS-Konfiguration nicht booten kann, so kann das BIOS die aktuelle Konfiguration mit BIOS-Standardwerten überschreiben,

	die für die stabilsten grundlegenden System-Operationen geeignet sind.
"Press TAB to show POST screen"	Falls Ihre ISA96 V8/103 während des Bootens statt der üblichen BIOS POST-Anzeigen ein Logo darstellt, so können Sie mit der <TAB>-Taste zwischen dem Logo und den Standard-POST-Anzeigen hin- und herschalten.
"Primary master hard disk fail"	Das BIOS findet einen Fehler auf derjenigen Festplatte, die an der genannten IDE-Schnittstelle angeschlossen ist.
"Primary slave hard disk fail"	